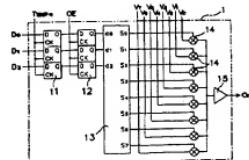


## (54) DRIVING CIRCUIT FOR DISPLAY DEVICE

(11) 5-273520 (A) (43) 22.10.1993 (19) JP  
 (21) Appl. No. 4-67392 (22) 25.3.1992  
 (71) SHARP CORP (72) HISAO OKADA(1)  
 (51) Int. Cl. G02F1/133, G09G3/36

**PURPOSE:** To supply a reference voltage by a small-capacity electric power by providing a current amplifying circuit at the output of the driving circuit.

**CONSTITUTION:** Digital data  $D_0-D_3$  outputted from a hold flip-flop 12 are inputted to a decoder 13. The decoder 13 sets only one of outputs corresponding to the values of the digital data  $D_0-D_3$  to "1" and turns ON the analog switch 14 whose control input is connected to the output. Then one of reference voltages  $V_u, V_d$  inputted to the analog switch 14 is inputted to a current amplifier 15. The analog driving signal  $O_n$  outputted from this current amplifier 15 is sent as the output of the driving circuit 1 to pixels of a liquid crystal display device. The current amplifier 15 is large in input impedance and small in output impedance, so a large current can be supplied to the pixels nearly without flowing to the input side.



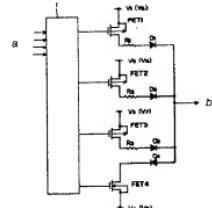
## BEST AVAILABLE COPIES

## (54) LIQUID CRYSTAL DRIVING DEVICE

(11) 5-273521 (A) (43) 22.10.1993 (19) JP  
 (21) Appl. No. 4-100508 (22) 25.3.1992  
 (71) RICOH CO LTD (72) KENJI KAMEYAMA(4)  
 (51) Int. Cl. G02F1/133, G09G3/18

**PURPOSE:** To evaluate respective characteristic of a liquid crystal display panel in an actual display state with a high voltage.

**CONSTITUTION:** A timing control signal is inputted to a switching circuit 1. To this switching circuit 1, (n)-channel field effect transistors FET1-FET3 are connected, and diodes  $D_1-D_3$  are connected to the FET1-FET3. Plus voltages are used as driving voltages and every time each of the voltages is applied, unnecessary electric charges are removed by a (p)-channel field effect transistor FET4 and a diode  $D_4$ .



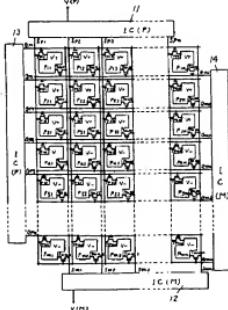
a: timing control signal, b: to liquid crystal panel

## (54) DISPLAY DEVICE AND DISPLAY DEVICE USING THE SAME

(11) 5-273522 (A) (43) 22.10.1993 (19) JP  
 (21) Appl. No. 4-347976 (22) 28.12.1992 (33) JP (31) 92p.1249 (32) 8.1.1992  
 (71) MATSUSHITA ELECTRIC IND CO LTD (72) HIROSHI TAKAHARA(1)  
 (51) Int. Cl. G02F1/133, G02F1/1333, G09G3/36

**PURPOSE:** To easily apply each pixel with a light voltage of  $\geq \pm 10(V)$  and to obtain a high-contrast display by providing a 1st source driving IC which outputs a plus signal and a 2nd source driving IC which outputs a minus signal.

**CONSTITUTION:** In the display area of the display device, pixel electrodes  $P$  and thin film transistors  $T_p$  and  $T_m$  are arranged in matrix, and then macromolecule dispersed liquid crystal is pinched between the counter electrode and pixel electrodes of an electrode substrate. Signals are written in the pixel electrodes by the source driving IC 11 outputting the signal which is positive about the potential of the counter electrode and the source driving IC 12 which outputting the signal which is negative. Two transistors are formed at the pixel electrodes or an analog switch is arranged at the signal output terminal of each driving IC so that the positive signal and negative signal are not written in the pixel electrodes at the same time. High-voltage driving of  $\geq \pm 10(V)$  is easily enabled by the source driving IC 11 and source driving IC 12, so even when the liquid crystal film thickness is made large, the device can be driven. Therefore, a high-brightness display and the high-contrast display can be made.



13: gate driving IC (P), 14: gate driving IC (M)

(19)日本国特許庁 (JP)

## (12) 公開特許公報 (A)

(11)特許出願公開番号

特開平5-273522

(43)公開日 平成5年(1993)10月22日

(51)Int.Cl.  
G 0 2 F 1/133  
G 0 9 G 3/36

識別記号  
5 5 0  
5 0 5  
1/1333  
7319-5G

序内整理番号

F 1

技術表示箇所

(21)出願番号 特願平4-347976  
(22)出願日 平成4年(1992)12月28日  
(31)優先権主張番号 特願平4-1249  
(32)優先日 平4(1992)1月8日  
(33)優先権主張国 日本 (JP)

(71)出願人 000005821  
松下電器産業株式会社  
大阪府門真市大字門真1006番地  
(72)発明者 高原 博司  
大阪府門真市大字門真1006番地 松下電器  
産業株式会社内  
(72)発明者 大前 秀樹  
大阪府門真市大字門真1006番地 松下電器  
産業株式会社内  
(74)代理人 弁理士 小銀治 明 (外2名)

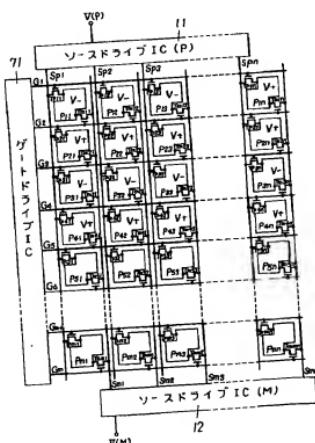
(54)【発明の名称】 表示デバイスおよびそれを用いた表示装置

## (57)【要約】

【目的】 高コントラスト表示を実現できる表示デバイスおよび表示装置を提供する。

【構成】 表示デバイスの表示領域にはマトリックス状に画素電極Pおよび薄膜トランジスタT<sub>p</sub>、T<sub>m</sub>が配置され、電極基板の対向電極と画素電極間に高分子分散液晶が挿入されている。対向電極の電位に対して正極性の信号を出力するソースドライブIC1-1と負極性の信号を出力するソースドライブIC1-2により画素電極に信号が書き込まれる。正極性の信号と負極性の信号が同時に書き込まれる。画素電極に書き込まれないように、画素電極には2つのトランジスタを形成するか、各ドライブICの信号出力端にアナログスイッチを配置する。

【効果】 ソースドライブICとソースドライブICにより±10(V)以上の高電圧駆動が容易に実現できるため、液晶膜厚を厚くしても駆動できる。したがって、高輝度表示・高コントラスト表示を実現できる。



### 【特許請求の範囲】

【請求項1】所定電位に対し正極性の信号を出力する第1の駆動手段と、前記所定電位に対し負極性の信号を出力する第2の駆動手段と、画素電極がマトリックス状に配置された基板とを具備し、前記第1の駆動手段の出力信号と前記第2の駆動手段の出力信号のうち一方を選択して、前記画素電極に入力できるように構成されていることを特徴とする表示デバイス。

【請求項2】1つの画素電極に少なくとも第1と第2のスイッチング素子が配置され、前記第1のスイッチング素子の一端子と第1の駆動手段の出力信号の出力端子が第1の信号線により電気的に接続され、かつ、前記第1の駆動手段の出力端子が前記画素電極に入力できるように構成され、前記第2のスイッチング素子の一端子と第2の駆動手段の信号出力端子が第2の信号線により電気的に接続され、かつ、前記第2の駆動手段の出力信号が前記画素電極に入力できるように構成されていることを特徴とする請求項1記載の表示デバイス。

【請求項3】 画面電極に信号を入力するスイッチング素子が入力され、第1および第2の駆動手段の第1の信号出力端子列、第1の信号入力端子と出力端子間にローインピーダンス状態とハイインピーダンス状態にできる第1の切り換え手段と、第2の駆動手段の第3の信号の出力端子側に、第2の信号出力端子間にローインピーダンス状態とハイインピーダンス状態にできる第2の切り換え手段とを具備し、前記第1の駆動手段の第1の信号出力端子と前記第1の切り換え手段の第1の信号の入力端子が電気的に接続され、前記第2の駆動手段の第3の信号出力端子と前記第2の切り換え手段の第2の信号の入力端子が電気的に接続され、かつ、前記第1の切り換え手段の第2の信号出力端子と前記第2の切り換え手段の第4の信号出力端子間に信号線により電気的に接続されており、かつ、第1の切り換え手段の第1の信号入力端子と第2の信号の出力端子間と、第2の切り換え手段の第2の信号入力端子と第4の信号出力端子間が同時にローインピーダンス状態にならないように制御されており、かつ、前記スイッチング素子の一端子が前記信号端子と電気的に接続されていることを特徴とする請求項1記載の表示デバイス。

【請求項4】対向電極が形成された第1の基板と、マトリックス状に配置された画素電極と前記画素電極に信号を入力するトランジスタ素子が形成された第2の基板間に、液晶を挟持させたアクティブマトリックス型液晶パネルと、前記対向電極の電位に対し、正極性の信号を出力する第1の駆動手段と、前記対向電極の電位に対し、負極性の信号を出力する第2の駆動手段とを具備し、前記画素電極に、少なくとも第1と第2のトランジスタ素子が形成され、かつ、前記第1のトランジスタ素子の第1の端子が第1の信号線に接続され、かつ、前記第1の信号線の一端が第1の駆動手段の信号の出力端子と電気

的に接続され、前記第2のトランジスタ素子の第1の端子が第2の信号線に接続され、かつ前記第2の信号線の一端が第2の駆動手段の信号の出力端子と電気的に接続され、かつ、第1と第2のトランジスタ素子の第2の端子が相異なるゲート信号線に接続され、第1と第2のトランジスタ素子の第3の端子が同一の画素電極に接続され、以て、これを代替とする表示デバイス。

【特許51】対向電極が形成された第1の基板と、マトリ

請求項1) 对向電極上形成  
リックス状に配設された画素電極と前記画素電極に信号  
を入力するトランジスタ素子が形成された第2の基板間  
に、液晶を挟持させたアクティブマトリックス型液晶パ  
ネルと、前記対向電極の電位に対し、正極性の信号を出  
力する第1の駆動手段と、前記対向電極の電位に対し、  
負極性の信号を出力する第2の駆動手段と、第1の駆動  
手段の第1の信号出力端子側に、第1の信号出力端子と  
第2の信号出力端子間をローインピーダンス状態とハイ  
インピーダンス状態にできる第1の切り換え手段と、第  
2の駆動手段の第3の信号出力端子側に、第2の信号入  
力端子と第4の信号出力端子間をローインピーダンス状  
態とハイインピーダンス状態にできる第2の切り換え手  
段とを備えし、前記第1の駆動手段の第1の信号出力端  
子と前記第1の切り換え手段の第1の信号入力端子が電  
気的に接続され、前記第2の駆動手段の第3の信号出力  
端子と前記第2の切り換え手段の第2の信号入力端子が  
電気的に接続され、かつ、前記第1の切り換え手段の第  
2の信号出力端子と、前記第2の切り換え手段の第4の  
信号出力端子間が信号線により電気的に接続されてお  
り、かつ、第1の切り換え手段の第1の信号入力端子と  
第2の信号出力端子間と、第2の切り換え手段の第2の  
信号入力端子と第4の信号出力端子間が、同時にローイ  
ンピーダンス状態にならないように制御されており、前  
記トランジスタ素子の一端子が前記信号線と電気的に接  
続されていることを特徴とする表示デバイス。

【請求項6】画素電極 $P_i$  (ただし、 $i$ 、 $j$ は整数であり、 $i$ は行を、 $j$ は列を示す) に信号を入力するトランジスタ素子が接続された第2の信号線と、画素電極 $P_j$ に信号を入力するトランジスタ素子が接続された第2の信号線とが異なり、かつ、画素電極 $P_i$ に信号を入力するトランジスタ素子が接続された第1の信号線と、画素電極 $P_j$ に信号を入力するトランジスタ素子が接続された第1の信号線と異なっていることを特徴とする請求項4の表示デバイス。

【請求項7】画素電極 $P_{i,j}$  (ただし、 $i$ 、 $j$ は整数で、あるいは $i$ は行を、 $j$ は列を示す)に信号を入力するトランジスタ素子が接続された第1および第2の信号線と、画素電極 $P_{i,j}$ に信号を入力するトランジスタ素子が接続された第1および第2の信号線とが異なる信号線であり、かつ、画素電極 $P_{i,j}$ に信号を入力する複数のトランジスタ素子のうち少なくとも1つのトランジスタ素子が、画素電極 $P_{i,j}$ に信号を入力する複数のトランジ

ンジスタ素子のうち少なくとも1つのトランジスタ素子とが同一のゲート信号線に接続されていることを特徴とする請求項4記載の表示デバイス。

【請求項8】画素電極P<sub>ij</sub>（ただし、i、jは整数であり、iは行を、jは列を示す）に信号を入力する第1のトランジスタ素子の第1の端子と、画素電極P<sub>1,j</sub>に信号を入力する第1のトランジスタ素子の第1の端子とが、第1の信号線と電気的に接続され、画素電極P<sub>1,j</sub>に画素を入力する第2のトランジスタ素子の第1の端子と、画素電極P<sub>1,j</sub>に信号を入力する第2のトランジスタ素子の第1の端子とが、第2の信号線と電気的に接続されていることを特徴とする請求項4記載の表示デバイス。

【請求項9】液晶は高分子分散液晶であることを特徴とする請求項4または請求項5記載の表示デバイス。

【請求項10】画素電極と、画素電極と絶縁体膜を介して配置されている共通電極により付加コンデンサが形成されていることを特徴とする請求項4記載の表示デバイス。

【請求項11】対向電極は、透明導電性薄膜と、前記薄膜と接する第1の薄膜から構成され、前記透明導電性薄膜の光学的膜厚が略1/2（ $\lambda/2$ ）は液晶に入射する光のビーグ（波長）であり、前記第1の薄膜の光学的膜厚が略1/4（ $\lambda/4$ ）であり、前記透明導電性薄膜の屈折率をn<sub>1</sub>、第1の薄膜の屈折率をn<sub>2</sub>としたとき、n<sub>1</sub> > n<sub>2</sub>なる関係があることを特徴とする請求項4または請求項5記載の表示デバイス。

【請求項12】液晶パネルにモザイク状のカラーフィルタが取り付けられていることを特徴とする請求項4または請求項5記載の表示デバイス。

【請求項13】第1の薄膜は、酸化アルミニウム、酸化イットリウム、一酸化シリコン、酸化マグネシウム、酸化タンゲステン、弗化セリウム、弗化鉛のうちいずれかであることを特徴とする請求項1記載の表示デバイス。

【請求項14】高分子分散液晶の水滴状液晶の平均粒子径もしくはポリマーネットワークの平均孔径が0.8μm以上3.0μm以下であることを特徴とする請求項9記載の表示デバイス。

【請求項15】高分子分散液晶の膜厚は5μm以上であることを特徴とする請求項9記載の表示デバイス。

【請求項16】発光素子と、前記発光素子から放射される光を略平行光に変換する集光手段と、前記集光手段からの出射光を変調する表示デバイスと、前記表示デバイスの表示画像を拡大する拡大表示手段とを具備し、前記表示デバイスとして請求項1、請求項4、請求項5のいずれかに記載の表示デバイスを用い、前記発光素子から出射する光が観察者の瞳に到達するようにしたことを特徴とする表示装置。

【請求項17】集光レンズは平凸レンズであり、レンズの平面部を発光素子側に向けて配置されていることを特徴とする請求項16記載の表示装置。

【請求項18】観察者の視点位置を略固定できる接眼カバーが拡大表示手段と観察者間に配置されていることを特徴とする請求項16記載の表示装置。

【請求項19】光源と、前記光源から出射光を複数色の光に分離する色分離光学系と、前記色分離光学系で分離された光ごとに配置された表示デバイスと、前記表示デバイスで変調された光を拡大投映する投写レンズとを具備し、前記表示デバイスとして請求項1、請求項4、請求項5のいずれかに記載の表示デバイスを用いることを特徴とする表示装置。

【請求項20】表示デバイスの光の出力側に複数色の光を同一光路に合成する色合成光学系が配置されていることを特徴とする請求項19記載の表示装置。

【請求項21】光源と、表示デバイスと、前記光源からの出射光を複数色の光に分離する機能と前記表示デバイスで変調された光を同一光路に合成する機能を有する色分離光学系と、前記同一光路に合成した光を拡大投映する投写レンズとを具備し、前記表示デバイスとして請求項1、請求項4、請求項5のいずれかに記載の表示デバイスを用い、前記投写レンズ内にミラーが配置され、かつ前記ミラーに光源からの出射光が集光され前記表示デバイスに導かれていることを特徴とする表示装置。

【発明の詳細な説明】

【0001】

【産業上の利用分野】本発明は主として入射光を変調し、光学像を形成する表示デバイスと、前記表示デバイスの表示画像をスクリーンに拡大投映する表示装置（以後、液晶投写型テレビと呼ぶ）、およびビデオカメラ等で録画中の映像を表示する表示装置（以後、ビューファインダ呼ぶ）に関するものである。

【0002】

【従来の技術】液晶パネルを用いた表示デバイスは軽量、薄型化が可能であることから研究開発が盛んである。近年では液晶の旋光性を画像表示に応用したツイストネマチック（TN）モード液晶パネルを用いたポケッタブルテレビ装置が実用化されている。また、前記液晶パネルを表示デバイスとして用いる液晶投写型テレビおよびビューファインダ等も実用化されている。

【0003】（図23）はアクティブラリックス型液晶パネルを用いた従来の表示デバイスの等価回路図である。（図23）において、G<sub>1</sub>～G<sub>4</sub>はゲート信号線であり、その一端にはゲートドライブIC231が接続されている。ゲートドライブIC231はスイッチング素子としての薄膜トランジスタ（以後、TFTと呼ぶ）を動作状態にする電圧（以後、オン電圧と呼ぶ）または非動作状態にする電圧（以後、オフ電圧と呼ぶ）を出力す

る。また、S<sub>i</sub>～S<sub>j</sub>はソース信号線であり、その一端はソースドライブIC232に接続されている。

【0004】TFTのT<sub>ij</sub>（ただし、i、jは整数）は画素電極P<sub>ij</sub>に接続されている。画素電極P<sub>ij</sub>と対向電極（図示せず）間にTN液晶（図示せず）を挟持している。TN液晶は画素電極に入力された電圧により配向状態が変化し、入射光を変調する。

【0005】以下、従来の表示デバイスの駆動回路について説明する。（図25）は従来の表示デバイスの駆動回路のブロック図である。（図25）において、251はビデオ信号を所定値まで増幅するアンプ、252は正極性と負極性のビデオ信号を作る位相分割回路である。なお、正極性とは対向電極の電圧（以後、コモン電圧と呼ぶ）に対して高電位を、負極性とは低電位を言う。253はファイールドもしくは1水平走査（1H）期間ごとに極性が反転した交流ビデオ信号を出力する出力切り替え回路、254は液晶パネル、255はソースドライブIC232およびゲートドライブIC231の同期および制御を行うためのドライブIC制御回路である。

【0006】以下、従来の表示デバイスの駆動回路の動作について説明する。まず、アンプ251では、ビデオ信号の振幅が液晶の電気光学特性に対応するように利得調整が行われる。次に利得調整されたビデオ信号は位相分割回路252に入り、コモン電圧に対して正極性と負極性の2つのビデオ信号が作られる。2つのビデオ信号は出力切り替え回路253に入り、出力切り替え回路253は1H期間ごとに極性を反転したビデオ信号を出力する。このように信号の極性を反転させるのは、液晶に交流電圧を印加するためである。液晶は直流電圧が印加されると分解し、劣化する。次に出力切り替え回路253からのビデオ信号はソースドライブIC232に入力され、ソースドライブIC232はドライブIC制御回路255の制御信号によりゲートドライブIC231と同期をとて、液晶パネル254のソース信号線にサンプリングされたビデオ信号を印加する。

【0007】（図26）は液晶への印加電圧Vと透過量Tの関係を示すグラフである。なお、液晶への印加電圧は交流である。したがって、（図26）のグラフで示す印加電圧Vは実効値を示している。液晶への印加電圧VがV<sub>c</sub>以上で光透過量が変化する。通常、電圧V<sub>c</sub>はTN液晶の場合、1.5～1.8（V）、光透過率Tが飽和する電圧V<sub>c</sub>は5.0～6.0（V）程度である。

【0008】以下、従来の表示デバイスの動作について（図23）を用いて説明する。説明を容易にするため、ソースドライブIC232からはすべてのソース信号線S<sub>i</sub>に対し、V<sub>c</sub>もしくはV<sub>c</sub>なる信号電圧が印加されるものとする。基本的に本明細書では信号電圧Vに補助信号+を付加するときはコモン電圧に対し正極性の信号を意味し、補助信号-を付加するときは負極性の信号を意味するものとする。また、マトリックス状に配置された

任意の画素行をi、任意の画素列をjの補助記号を付加して示すものとする。

【0009】まず、ゲートドライブIC231からゲート信号線G<sub>i</sub>にオン電圧が印加され、他のゲート信号線にはオフ電圧が印加される。すると、TFTのT<sub>ij</sub>はオン状態となり、ソース信号線S<sub>i</sub>に印加されている信号V<sub>i</sub>を取り込み、画素電極P<sub>ij</sub>に入力する。画素電極P<sub>ij</sub>上の液晶は前記電圧により配向状態が変化し、入射光を変調する。次にゲートドライブIC231はオン電圧をゲート信号線G<sub>j</sub>に印加する。他のゲート信号線にはオフ電圧を印加する。すると、TFTのT<sub>ij</sub>はソース信号線S<sub>i</sub>に印加されている信号V<sub>i</sub>を取り込み、画素電極P<sub>ij</sub>に印加する。以上のように、ゲートドライブIC231はオン電圧出力位置をシフトしながら、画素電極P<sub>ij</sub>に電圧を書きこんでいく。なお、以上のように1ゲート信号線を走査するのに要する時間を1H期間と呼び、ある画素電極に電圧が印加されてから次に前記画素に再び電圧が印加されるまでの期間を1ファイールド期間（以後、1Fと呼ぶ）と呼ぶ。通常、1Fは1/60秒である。また、2ファイールドで1フレームと呼び、テレビ信号は1フレームで一画面が形成される。

【0010】（図24）にソースドライブIC232がソース信号線に出力する出力波形241を示す。1H期間ごとに出力される信号の極性が異なる。このようにソースドライブIC232が1H期間ごとに異なる極性の信号を出し、表示デバイスを駆動する方法を1H反転駆動と呼ぶ。（図24）のような信号が表示デバイスに印加されると液晶パネルには水平ストライプの画像が表示される。

【0011】ソースドライブIC232にはプラス電圧V（P）とマイナス電圧V（M）が供給され、前記電圧の範囲内で+V<sub>c</sub>から-V<sub>c</sub>内の信号を出し、液晶パネルを駆動する。なお、（図24）において画素に印加する信号の中央値V<sub>c</sub>は理想的にはコモン電圧と同一電位である。しかし、TFTアレイのゲート信号線と画素電極間に生じる寄生容量あるいはゲート信号線からの対向電極間に発生する影響などにより、中央値V<sub>c</sub>はコモン電圧よりもマイナス方向に電位がレベルシフトしているのが通常である。ただし、本明細書では、説明を容易にするために信号の中央値V<sub>c</sub>とコモン電圧とは同一とし、画素電極にV<sub>c</sub>電圧を印加することは、画素電極にコモン電圧と同一電圧を印加することを意味する。この時、画素電極P<sub>ij</sub>上の液晶は全く電圧が印加されず、配向状態が変化しない。

【0012】従来の表示デバイスをライトバルブとして用いた液晶投写型テレビの例として特開平2-244089号公報がある。これらはライトバルブとして前述のTN液晶を応用した表示デバイスを用いている。光源としてメタルハイドランプもしくはハロゲンランプが用いられる。

【0013】液晶投写型テレビの構成は以下の通りである。ランプから出力された光はダイクロイックミラーにより赤色光、青色光、緑色光（以後、R光、B光、G光と呼ぶ）の三原色の光路に分離させる。これらの三原色の光は3枚の透過程型の表示デバイスを照射する。表示デバイスは各R光、B光、G光に対して配置されており、映像信号に基づいて光の透過率を変化させ、各色光の強度変調を行う。変調された光は表示デバイスの出射側に配置されたダイクロイックミラーにより、画像合成され、投写レンズによりスクリーン上に投写される。

【0014】従来のビューファインダとして特開昭62-111123号公報が示される。なお、本明細書では少なくとも発光素子などの光源と表示デバイスを備えし、両者が一体となって構成されたものをビューファインダと呼ぶ。

【0015】従来のビューファインダの光発生手段としては棒状の蛍光管を用いる。蛍光管は表示デバイスとして用いてTN液晶パネルの表示面積が1インチ程度と小型の場合は直径が2~5mmのものを用いる。TN液晶パネルの表示画面が1インチ以上の場合は前記蛍光管を複数本用いる場合が多い。蛍光管からは前方及び後方に光が放射される。蛍光管の後方に反射板を配置するため、蛍光管の背後には凹状の反射板を配置する。前記反射板により蛍光管から後方に放射した光は前方に反射される。蛍光管とTN液晶パネルの間に拡散板を配置する。拡散板は蛍光管からの光を拡散させ、面光源化するために用いられる。前記拡散板により面光源が形成され、前記面光源からの光がTN液晶パネルに入射する。面光源の面積はTN液晶パネルの画像表示領域と同様もしくはそれ以上である。TN液晶パネルの前後には偏光板が配置される。拡散板とTN液晶パネル間に配置された偏光板（以後、偏光子と呼ぶ）は面光源からの光を直線偏光にする機能を有する。TN液晶パネルと表示画面の観察者の間に配置された偏光板（以後、検光子と呼ぶ）はTN液晶パネルに入射した光の変調度合いに応じて光を遮光もしくは透過させる。以上のようにして画像が表示される。表示画像は検光子と観察者間に配置された拡大レンズにより拡大してみることができる。

#### 【0017】

【発明が解決しようとする課題】前述の説明でも明らかのように、従来のTN液晶パネルを用いた表示デバイスでは直線偏光の光を用いる必要がある。したがって、液晶パネルの入射側と出射側には2枚偏光板を配置する必要がある。偏光板は1/2以上の光を吸収するため、低

輝度画面しか得られないという課題がある。

【0018】同様の理由で、従来の表示デバイスを用いて液晶投写型テレビを構成しても高輝度画像表示を行うことができない。さらには、偏光板で光を吸収して、偏光板が発熱し、液晶パネルに前記熱が伝導して液晶パネルを劣化をさせる。偏光板自身も光吸収により劣化し輝度が悪化する。

【0019】ビデオカメラは携帯性、操作性の点からコンパクト、軽量であることが要求される。そのため、ビューファインダ用ディスプレイとして、液晶パネルの導入されつつある。ところが、現状では液晶パネルを用いたビューファインダの消費電力はかなり大きい。例えば、TN液晶パネルを用いたビューファインダの消費電力は、液晶パネルが約0.1W、光源が約1.0Wを消費し、計1.1Wという例がある。ビデオカメラは、コンパクト性および軽量性を確保するために、パッテリーの容量が限られている。ビューファインダの消費電力が大きい場合には、連続使用時間が短くなるので大きな問題となる。

【0020】ビューファインダの消費電力が大きい原因はTN液晶パネルに用いる偏光板の総合透過率が約30%しかなく、光利用率が低いことである。また、蛍光管および反射板からなるライトボックスは、輝度むらの少ない面光源にする必要がある。そこで、TN液晶パネルと蛍光管間に拡散板を配置する。光拡散度の低い拡散板を用いると、蛍光管の発光パターンが現れ、それが液晶パネルの表示画面を通して見え、表示品位を低下させる。そのため、拡散板は拡散度の高いものを用いるが、一般に拡散度を高くすると拡散板の光透過率が低下し、必要な輝度を得ようとすると光源からの光の出力量を多くするしかない。これは光源の消費電力の増大を招く。

#### 【0021】

【課題を解決するための手段】本発明の目的は、高輝度かつ高コントラスト表示が行える表示デバイス、および前記表示デバイスをライトボックスとして用いた液晶投写型テレビと、画像表示装置として用いたビューファインダを提供することである。

【0022】第1の発明の表示デバイスは、対向電極に印加するコモン電圧に対し、正極性の信号を出力する第1の駆動回路と、前記電圧に対し負極性の信号を出力する第2の駆動回路と、マトリックス状に配置された画素電極および前記電極に信号を入力する少なくとも第1と第2のスイッチング素子が形成された基板とを具備したものである。スイッチング素子としてダイオード素子等の2端子素子、トランジスタ素子等の3端子素子が例示されるが、好ましくはトランジスタ素子等の3端子素子を用いる。また、好ましくは1画素電極に2つのスイッチング素子を形成する。第1のスイッチング素子の一端子と第1のドライブ回路の信号出力端子は第1の信号線と接続され、正極性の信号を画素電極に入力できるよう

に構成されている。また、第2のスイッチング素子の一端子と第2のドライブ回路の信号出力端子は第2の信号線と接続され、負極性の信号を画素電極に入力できるよう構成されている。かつ、第1と第2のスイッチング素子は同時にオン状態とならないように制御されている。

【0023】第2の発明の表示デバイスは、対向電極に印加するコモン電圧に対し、正極性の信号を出力する第1の駆動回路と、前記電圧に対し負極性の信号を出力する第2の駆動回路と、画素電極および前記電極に信号を入力するスイッチング素子が形成された基板と、導通状態と（ロインピーダンス状態）、（ハイインピーダンス状態）切換状態の2モードに変化できる第1および第2の切り換えスイッチ回路を具備したものである。スイッチング素子は好ましくはトランジスタ素子を用いる。スイッチング素子の一端子は信号線に接続されている。前記信号線の一端には第1の切り換えスイッチを介して第1の駆動回路が接続され、他端には第2の切り換えスイッチ回路を介して第2の駆動回路が接続されている。第1の切り換えスイッチ回路と第2の切り換えスイッチ回路は同時に導通状態とならぬように制御されている。つまり、信号線には第1のドライブ回路が出力する正極性の信号と、第2のドライブ回路が出力する負極性の信号が、同時に印加されないよう、第1および第2の切り換えスイッチ回路は制御される。スイッチング回路は駆動回路の信号出力のタイミングと同期をとり、画素電極に正極性または負極性の信号を入力する。

【0024】本発明の液晶投写型テレビは前述の本発明の表示デバイスのいずれかを用いて構成したものである。高分子分散液晶を用いることにより投写される画像のスクリーン輝度を向上させる。また、各画素へ容易に高電圧を書き込めるように構成したことにより、高コントラストを実現する。R, G, B用の3枚の表示デバイスを用いる。また、それぞれの液晶パネルにR, G, Bの3色の光を入射させるためにダイクロイックミラーからなる色分離光学系を具備し、表示デバイスの表示画像をスクリーンに投射するための投写光学系を有している。

【0025】本発明のビューファインダも、前述の本発明の表示デバイスのいずれかを用いて構成したものである。発光素子が放射する光を集光し、平行光に変換する集光レンズと、集光レンズで集光された光を変調するために本発明の表示デバイスを配置したものである。また、接眼部には拡大レンズを配置し、前記表示デバイスの表示画像を拡大して見やすくしている。

【0026】

【作用】本発明の表示デバイスには高分子分散液晶を用いる。高分子分散液晶は光の変調を行うのに偏光板を用いる必要がない。そのため、従来のTN液晶を用いた表示デバイスに比較して、2倍以上の高輝度表示を行うことができる。従来の表示デバイスでは、1つの駆動回路

で正極性と負極性の信号を出力していたが、表示デバイスの画素数が多くなると駆動回路（表示デバイスの信号線に信号を出力する駆動IC）の動作周波数が高くなり、出力信号の振幅を大きくできなくなる。現在の技術レベルでは動作周波数が20(MHz)程度であれば、信号の振幅は±6(V)以下、つまり、信号振幅が1.2(V)以下程度まで設計可能であるが、これ以上は耐電圧および耐熱の点から駆動回路のICを設計することは困難である。信号振幅を大きくすることはICの発熱を10増大させることになり、誤動作あるいはICが破壊される。動作周波数を高くすることも発熱の原因となる。また、信号振幅を大きくすることは、ICの出力パッファを大きくする必要がありICサイズも大きくなり、コストの増大につながる。また、ICの製造のために特殊なプロセスの導入も必要となる。

【0027】駆動回路の動作周波数を低下させるため、表示領域を分割し、各分割した表示領域ごとに駆動回路を配置し、それらを並列に動作させる方法がある。しかし、この方法ではそれぞれの分割した表示領域に入力する信号のレベルが異なってしまう。分割した箇所で表示領域の縦目が発生するという課題があり好ましくない。現在、表示デバイスは100万画素以上の多画素数化に向かっており、ますます、耐圧、耐熱性の問題から駆動回路のIC設計および開発は困難になりつつある。

【0028】高分子分散液晶を用いた表示デバイスは偏光板を用いないため、高輝度表示を実現できるが、コントラストが低いという課題がある。コントラストを高くするには、電圧無印加状態での光散乱性能を向上させる必要がある。光散乱性能を向上させるのは、液晶の膜厚を厚くすればよい。しかし、液晶の膜厚を厚くすれば、液体を透達状態にする駆動電圧が高くなる。

【0029】本発明の表示デバイスでは、正極性の信号を出力する駆動回路と負極性の信号を出力する駆動回路を用いる。したがって、駆動回路が出力する信号の振幅は比較的小さくとも、2つの駆動回路を組み合わせた際の信号振幅は2倍にことができる。たとえば、負極性および正極性の信号を出力する駆動回路の振幅がそれぞれ1.0(V)であれば、画素電極には $1.0 + 1.0 = 2.0$ (V)電圧を印加できる。

【0030】正極性と負極性の駆動回路を用いることにより、表示デバイスの画素電極に、充分な高電圧を印加できる。したがって、高分子分散液晶を用いて、高コントラスト、かつ、高輝度表示を実現できる。また、一方の駆動回路の信号振幅は従来の駆動回路に小さくすむから、動作周波数が高くなても充分対応できる。

【0031】本発明の液晶投写型テレビは、メタルハライドランプなどの光源と、前記光源からの光をR光、B光およびG光に分離する色分離光学系と、前記R光、B光およびG各光路に本発明の表示デバイスを配置したものである。前記表示デバイスにより変調された光を投写

レンズにより、スクリーンに拡大投射し、大画面カラー表示を実現する。

【0032】メタルハライドランプのアーク長は極力短いものを用い、好ましくはアーク長は5mm以下である。また、本発明の表示デバイスの対向電極を反射防止構造をとり、不要反射を防止している。また、画素電極を反射電極としてもよい。反射電極にすることにより画素開口率が向上でき、より高輝度表示を実現できる。

【0033】本発明の液晶投写型テレビはライトバルブとして本発明の表示デバイスを用いることにより、高輝度かつ高コントラストの映像表示を実現している。

【0034】本発明のビューファインダは以下の通りである。発光素子の小領域発光部から広い立体角に放射された光は、集光レンズにより平行に近く、指向性の狭い光に変換される。前記光は光変換手段である本発明の表示デバイスに入射する。表示デバイスは映像信号に応じて入射光を変調して表示画像を表示する。表示画像は観察者の眼と表示デバイス間に配置された拡大レンズで拡大してみることができる。

【0035】本発明のビューファインダでは光源の大きさが小さくすむため、光源の消費電力を從来の蛍光管を用いるライトボックスに比較して小さくなる。また、ビューファインダ全体を小型にすることが可能である。また、高分子分散液晶を用いると、偏光板が不要であり、光利用率が高いので、消費電力を低減できる。

【0036】本発明のビューファインダの発光素子には、発光管、蛍光発光素子、LED (Light Emitting Diode) を用いる。それぞれ、遮光板などにより小領域の発光部を実現する。

### 【0037】

【実施例】以下、図面を参照しながら、本発明の表示デバイスについて説明する。(図3)は本発明の表示デバイスの断面図である。(図3)において、311はアレイ基板であり、前記アレイ基板311上にはITOからなる画素電極33、TFT34等が形成されている。32は対向電極基板であり、その片面には対向電極35が形成されている。対向電極35と画素電極33間に高分子分散液晶が挟持されている。36はTFTに光が照射されることを防止するためのブラックマトリックスであり、Crなどの金属薄膜で形成される。なお、本明細書では液晶パネルなどのパネルに駆動用回路、たとえばドライバICを接続したものを表示デバイスもしくは液晶表示デバイスと呼ぶ。

【0038】以下、簡単に本発明に用いる高分子分散液晶について説明しておく。高分子分散液晶は、液晶と高分子の分散状態によって大きく2つのタイプに分けられる。1つは、水滴状の液晶が高分子中に分散しているタイプである。液晶は、高分子中に不連続な状態で存在する。以後、このような液晶をPDL Cと呼び、また、前記液晶を用いた液晶パネルをP DL Cパネルと呼ぶ。も

う1つは、液晶層に高分子のネットワークを張り巡らせたような構造をとるタイプである。ちょうどスポンジに液晶を含ませたような格好になる。液晶は、水滴状とならず連続に存在する。以後、このような液晶をPN LCと呼ぶ。前記2種類の液晶パネルで画像を表示するためには光の散乱・透過を制御することにより行う。

【0039】PDL Cは、液晶が配向している方向で屈折率が異なる性質を利用する。電圧を印加していない状態では、それぞれの水滴状液晶は不規則な方向に配向している。この状態では、高分子と液晶に屈折率の差が生じ、入射光は散乱する。電圧を印加すると液晶の配向方向がそろう。液晶が一定方向に配向したときの屈折率をあらかじめ高分子の屈折率と合わせておくと、入射光は散乱せずに透過する。

【0040】これに対して、PN LCは液晶分子の配向の不規則さそのものを使う。不規則な配向状態、つまり電圧を印加していない状態では入射した光は散乱する。一方、電圧を印加し配列状態を規則的にすると光は透過する。

【0041】なお、前述のPDL CおよびPN LCの液晶の動きの説明はあくまでもモデル的な考え方である。本発明の表示デバイスに用いるパネルはPD液晶パネルとPN液晶パネルのうち一方に限定するものではないが、説明を容易にするためPD液晶パネルを例にあげて説明する。また、PDL CおよびPN LCを総称して高分子分散液晶と呼び、PD液晶パネルおよびPN液晶パネルを総称して高分子分散液晶パネルと呼ぶ。液晶層の樹脂成分を高分子と呼ぶ。

【0042】高分子分散液晶パネルの動作について(図14(a) (b))を用いて簡単に述べる。(図14(a) (b))は高分子分散液晶パネルの動作の説明図である。(図14(a) (b))において、142は水滴状液晶、141は高分子である。画素電極33にはTFT(図示せず)等が接続され、TFTのオン・オフにより画素電極33に電圧が印加される。電圧により画素電極33上の水滴状液晶142の液晶配向方向を可変させて光を変調する。(図14(a))に示すように電圧を印加しない状態(OFF)では、それぞれの水滴状液晶は不規則な方向に配向している。この状態では高分子141と液晶とに屈折率差が生じ、入射光は散乱する。(図14(b))に示すように画素電極33に電圧を印加すると液晶の方向がそろう。液晶が一定方向に配向したときの屈折率をあらかじめ高分子141の屈折率と合わせておくと、入射光は散乱せずにアレイ基板31側より出射する。なお、対向電極35にはコモン電圧が印加される。

【0043】本発明の液晶パネルに用いる液晶材料としてはマテイック液晶、スマクティック液晶、コレステリック液晶が好ましく、單一もしくは2種類以上の液晶化合物や液晶性化合物以外の物質も含んだ混合物である。

つても良い。なお、先に述べた液晶材料のうちシアノビフェニル系のネマティック液晶またはフッ素系のネマティック液晶が好ましい。中でもフッ素系のネマティック液晶は光による分解等が少なく、安定である。また、液晶層の電荷保持率も90%以上と高く作製することができ、耐熱性も良好で好ましい。樹脂材料としては透明な高分子が好ましく、熱可塑性樹脂、熱硬化性樹脂、光硬化性樹脂のいずれかであっても良いが、製造工程の容易さ、液晶との分離等の点より紫外線硬化タイプの樹脂を用いるのが好ましい。具体的な例として紫外線硬化性アクリル系樹脂が例示され、特に紫外線照射によって重合硬化するアクリルモノマー、アクリルオリゴマーを含有するものが好ましい。これらは、紫外線を照射することによって樹脂のみ重合反応を起こして高分子となり、液晶のみが相分離する。

【0044】このような高分子形成モノマーとしては、2-エチルヘキシルアクリレート、2-ヒドロキシエチルアクリレート、ネオベンチルグリコールドアクリレート、ヘキサンジオルジアクリレート、ジエチレンジカルジアクリレート、トリプロビレンジカルジアクリレート、ポリエチレンジカルジアクリレート、トリメチロールプロパントリアクリレート、ベンタエリスリトールアクリレート等々である。

【0045】オリゴマーもしくはプレポリマーとしては、ポリエステルアクリレート、エポキシアクリレート、ポリウレタンアクリレート等が挙げられる。

【0046】また、重合を速やかに行う為に重合開始剤を用いても良く、この例として、2-ヒドロキシ-2-メチル-1-フェニルプロパン-1-オナー（メルク社製「ダロキュア1173」）、1-(4-イソプロピルフェニル)-2-ヒドロキシ-2-メチルプロパン-1-オナー（メルク社製「ダロキュア1116」）、1-ビドロキシクロヘキシルフェニルケトン（チバガイキ社製「イルガキュア651」）等が該当する。その他に任意成分として連鎖移動剤、光増感剤、染料、架橋剤等を適宜併用してもよい。

【0047】この際、高分子樹脂分と比較して液晶の量が少ない場合には独立した粒子状の水滴状液晶が形成されるし、一方、液晶の量が多い場合には、樹脂マトリックスが液晶材料中に粒子状、または、ネットワーク状に存在し、液晶が連続層を成すように形成される。この際に液晶の粒子径、もしくはポリマーネットワークの孔径がある程度均一で、かつ、大きさとしては0.5μm～数μmの範囲でなければ入射光の散乱性能が悪くコントラストが上がらない。なお、好ましくは水滴状液晶の平均粒子径もしくはポリマーネットワークの平均孔径は0.8μm～3.0μmの範囲がよい。この為にも紫外線硬化樹脂のように短時間で硬化が終了しうる材料でなければならぬ。また、液晶材料と高分子材料の配向比は90:10～30:70であり、中でも50:50

～90:10の範囲が好ましい。また、液晶3の薄膜は10μm～30μmの範囲が望ましく、中でも12μm～20μmの範囲が望ましい。液晶3の膜厚は駆動電圧と相関して定める。膜厚が20μm以上で入射光を完全に散乱させる状態（以後、完全拡散状態と呼ぶ）となり、高コントラストが得られる。しかし、駆動電圧は10V（以上）となる。駆動電圧は、液晶と高分子の配向比、仕様材料等により大きく異なるが、フッ素系の液晶を用い、液晶と高分子との配合比が80:20、液晶膜厚が15μmの時、90%の光透過率となる電圧は約7Vであった。

【0048】先の説明でも明らかなように高分子分散液晶パネルは光の散乱と透過状態とを制御して画像を表示する。コントラストが高い表示を得ようとすると散乱時の光透過量（以後、散乱透過量と呼ぶ）を極力小さくする必要がある。理想的には完全拡散状態にする必要がある。完全拡散状態とは、パネルをどの方向から見ても同一輝度となる表示状態のことである。散乱透過量を少くするためには、液晶の膜厚を厚くすればよい。しかし、厚くすれば（図26）に示す飽和電圧V<sub>s</sub>および立ち上がり電圧V<sub>u</sub>が高くなってしまう。（図24）に示すように画面を回路するソースドライブIC232は+V<sub>s</sub>と-V<sub>s</sub>の信号を出力する必要がある。V<sub>s</sub>が10V以上のICの設計は耐熱、耐電圧の点から困難である。実際に商品化されているTN液晶パネルではV<sub>s</sub>は最大でも7V程度である。ドライブICの信号出力振幅は液晶パネルの画素数が多くなるほど大きな振幅値を得ることが困難となる。理由は画素数となるほど一画素あたりの信号書き込み時間を短くする必要があり、それともないソースドライブICの動作周波数を高くする必要があるからである。高分子分散液晶を用いた液晶パネルで十分なコントラストを得るために、液晶の膜厚を20μmもしくは20μmに近くにする必要があり、その時の飽和電圧V<sub>s</sub>は7Vを越える。

【0049】（図3）は本発明の表示デバイスに用いる液晶パネルに共通した基本構造である。しかし、液晶3は高分子分散液晶のみに限定するわけではない。たとえば動的散乱モード液晶（以後、DSMと呼ぶ）なども用いることができる。また、配向膜等が必要であるがTN液晶を用いることができる。本発明の表示デバイスは画素電極に電圧を印加できる構成を特徴とするものである。たとえば、TN液晶を本発明の液晶パネルに用いた場合を考える。TN液晶パネルでは電圧を印加状態で黒を表示するノーマリホワイトモード表示と電圧印加状態で黒表示を得るノーマリブラック表示がある。ノーマリホワイトモード表示では高電圧を印加するほど良好な黒表示が得られる。本発明の表示デバイスでは容易に高電圧を液晶に印加できるため、良好な黒表示が得られる。したがって、高コントラスト表示を実現できる。もちろん、高分子分散液晶を用いることにより、TN液晶パネ

ルを用いた表示デバイスに比較して2~3倍以上の光利  
用率向上を達成でき、高輝度表示を行えることは言うま  
でもない。

【0050】本発明の表示デバイスに用いる液晶パネル  
は、画素電極の下層に共通電極を形成し、前記共通電極  
と画素電極間に電荷をたくわえる。つまり、附加コンデ  
ンサーを形成する。この方式を共通電極方式と呼ぶ。共通  
電極方式と異なる方式にゲート信号線と画素電極間に付  
加コンデンサを形成する前段ゲート方式がある。一画素に  
複数の TFT を形成する場合、前記ゲート方式では寄  
生容量が大きくなり、TFT の駆動能力が低下すること  
があり好ましくない。また、隣接したソース信号線と S<sub>1</sub> 上には絶  
縁膜を形成する。これは、隣接したソース信号線間で直  
流電圧が印加され、前記電圧による信号線上の液晶の劣  
化を防止するものである。以上の事項は本発明の表示デ  
バイスの共通事項である。

【0051】(図1) は本発明の表示デバイスの構成図  
である。(図1) において1-1、1-2は駆動手段として  
のソースドライブICである。ソースドライブIC1-1  
・1-2およびゲートドライブICは、ガラス基板上に直  
接ICチップを接続するガラスオンチップ技術で、液晶  
パネルに実装しても良く、半導体プロセス技術によりガ  
ラス基板上に直接ドライブICを形成しても良い。また、プリント基板上にソースドライブICを実装してお  
き、前記基板と液晶パネルの信号線とをフレキシブルな  
フィルム基板を用いて接続しても良い。

【0052】ソースドライブIC1-1はプラスV(P)  
が供給され、正極性の映像信号を出力する。ソースドラ  
イブIC1-2にはマイナスV(M)が供給され、負極性  
の映像信号を出力するものとする。以後、ソースドライ  
ブIC(P) 1-1をSIC(P) 1-1、ソースドライブ  
IC(M) 1-2をSIC(M) 1-2と呼ぶ。また、ゲー  
トドライブIC(P) 1-3をGIC(P) 1-3、ゲート  
ドライブIC(M) 1-4をGIC(M) 1-4と呼ぶ。ま  
た、T<sub>11</sub>~T<sub>12</sub>およびT<sub>21</sub>~T<sub>22</sub>はTFT、P<sub>11</sub>~  
P<sub>12</sub>は画素電極、S<sub>11</sub>~S<sub>12</sub>およびS<sub>21</sub>~S<sub>22</sub>はソース  
信号線、G<sub>11</sub>~G<sub>12</sub>およびG<sub>21</sub>~G<sub>22</sub>はゲート信号線で  
ある。また、本発明では一般的に正極性の映像信号に関  
連する要素部品は補助記号pを付加し、負極性の映像信  
号に関連する要素は補助記号mを付加する。なお、S  
IC(P) はコモン電圧V<sub>C</sub>から+V<sub>0</sub>の振幅の信号電圧  
を、SIC(M) はコモン電圧V<sub>C</sub>から-V<sub>0</sub>の振幅の信  
号電圧を出力できるように構成されている。

【0053】(図1) で明らかのように、第1の本発明  
の表示デバイスは1つの画素電極に2つのTFTが形成  
され、前記2つのTFTはそれぞれ異なるゲート信号線  
およびソース信号線に接続されている。このように一画  
素に2つのTFTを形成した例は特開昭63-1834  
8号公報にもみられる。前記公報は画素構成に冗長性を

もたせ、画素の表示欠陥を防止するものである。本発明  
は複数のTFTを画素電極に信号を入力するため用いる  
ものである。さらには、前記TFTの接続されたゲート  
信号線とソース信号線は、隣接画素電極のTFTと接続  
されたソース信号線とも異なる。たとえば、画素電極P  
にはT<sub>11</sub>およびT<sub>12</sub>の2つのTFTが形成され、前  
記画素に隣接した画素電極P<sub>21</sub>にはT<sub>21</sub>およびT<sub>22</sub>の  
2つのTFTが形成されている。TFTのT<sub>11</sub>はゲー  
ト信号線G<sub>11</sub>およびソース信号線S<sub>11</sub>に接  
続され、前記の各TFTは異なるゲート信号線お  
よびソース信号線に接続されている。つまり、各画素は  
それぞれ2つのTFTと2本のゲート信号線および2本  
のソース信号線を備えていることになる。

【0054】以下、第1の本発明の表示デバイスの動作  
について説明する。第1のフィールドではGIC(P)  
1-3が動作し、ゲート信号線G<sub>11</sub>から順次オン電圧を印  
加していく。それと同期してSIC(P) 1-1は正極性  
の信号をソース信号線に出力する。この信号をV<sub>0</sub>とす  
る。ゲート信号線G<sub>11</sub>が選択されると、TFTのT<sub>11</sub>  
(ただし、jは整数)がオンし、正極性の信号V<sub>0</sub>を画  
素電極P<sub>11</sub>に書き込む。同様にゲート信号線G<sub>12</sub>が選択  
されると、TFTのT<sub>12</sub>がオンし、正極性の信号V<sub>0</sub>を画  
素電極P<sub>12</sub>に書き込む。以上の動作をゲート信号線G<sub>11</sub>  
までくりかえすことにより第1フィールドが終了する。  
第2フィールドではGIC(M) 1-4とSIC(M) 1  
-2が動作する。まず、ゲート信号線G<sub>21</sub>が選択されると  
TFTのT<sub>21</sub>がオンし、SIC(M) 1-2から出力さ  
れた負極性の信号V<sub>0</sub>を画素電極P<sub>21</sub>に書き込む。同様  
にゲート信号線G<sub>21</sub>まで繰り返すことにより第2フィー  
ルドが終了する。前述の動作を1つの画素に着目して見  
れば、各画素電極に書き込まれる信号の極性は1フィー  
ルドごとに書きかわり、1フレーム周期の交流信号が書  
き込まれて駆動されていることがわかる。このような駆  
動方法を1F反転駆動と呼ぶ。

【0055】(図6) は表示デバイスに水平ストライプ  
画像を表示するときのSICの出力波形である。(図  
6) において6-1はSIC(P) 1-1の出力波形、6-2  
はSIC(M) 1-2の出力波形である。以上のように、  
SIC(P) 1-1は正極性のビデオ信号の出力を、S  
IC(M) 1-2は負極性のビデオ信号の出力を担当する。  
したがって、各SICに注目すれば各SICは正または  
負の一方の極性のビデオ信号しか出力していない。  
つまり、信号の振幅は従来のSICと比較して1/2にでき  
る。たとえば、従来のSICが±V<sub>0</sub>の振幅の信号を  
出力していれば正極性のビデオ信号のピークと負極性  
の信号のピーク間では7+7=14(V)となるが、S  
IC(P) 1-1およびSIC(M) 1-2は各7(V)の

出力ですむ。出力振幅の余裕は高振幅出力を出せるよう設計する。つまり、従来のソースドライブICの設計技術を用いれば0Vから14Vの信号出力をを行うことができる。本発明の表示デバイスのように正極性と負極性のS11とS1C12を組み合わせば14Vの振幅の信号を出力できる。なお、Sへ補給する映像信号電位レベルはあらかじめレベルシフトさせてS1C(P)11およびS1C(M)12に適合するように電位レベルを合わせて入力することは言うまでもない。

【0056】(図2)は第1の本発明の表示デバイスで1H反転駆動を行う時の説明図である。G1C(P)1とG1C(M)14は交互にオン電圧をゲート信号線を印加し、かつ、オン電圧を印加するゲート信号線は1本とばしに選択する。S1C(P)11およびS1C(M)12の動作は先の説明と同様である。G1C(P)13がゲート信号線G<sub>i</sub>を選択するのと同期して、S1C(P)11はV<sub>i</sub>信号を各ソース信号線に突出する。すると、TFTのT<sub>m</sub>はオン状態となり、前記V<sub>i</sub>信号を画素電極P<sub>m</sub>に書き込む。同時にG1C(M)14はゲート信号線G<sub>i</sub>を選択し、TFTのT<sub>m</sub>をオン状態にして、S1C(M)12からの出力信号V<sub>i</sub>を画素電極P<sub>m</sub>に書き込む。なお、G1C(P)13がゲート信号線G<sub>i</sub>を選択し、1H期間後にG1C(M)14がG<sub>i</sub>を選択するという順次駆動を行うことが可能である。次にG1C(P)13はゲート信号線G<sub>i</sub>を選択し、TFTのT<sub>m</sub>をオンさせ、V<sub>i</sub>電圧を画素電極P<sub>m</sub>に書き込む。同時にG1C(M)14はゲート信号線G<sub>i</sub>を選択し、TFTのT<sub>m</sub>をオンさせ、V<sub>i</sub>電圧を画素電極P<sub>m</sub>に書き込む。以上の動作をゲート信号線G<sub>i</sub>およびG<sub>i+1</sub>まで繰り返す。第2フィールドではG1C(M)14はゲート信号線G<sub>i</sub>を選択し、画素電極P<sub>m</sub>にV<sub>i</sub>電圧を書き込む。同時にG1C(P)13はゲート信号線G<sub>i</sub>を選択し、画素電極P<sub>m</sub>にV<sub>i</sub>電圧を書き込む。以下、第1フィールドと同様に、G1C(P)13およびG1C(M)14は1本とばしごとにゲート信号線を選択し、画素電極に信号を書き込んでいく。以上のようにして1H反転駆動が行える。

【0057】(図4)は本発明表示デバイスの駆動回路のブロック図である。ビデオ信号はアンプ41によりビデオ出力振幅が液晶の電気光学特性に対応するように利得調整が行われる。次に利得調整されたビデオ信号は位相分割回路42に入り、正極性と負極性のビデオ信号が分分割回路42に入り、正極性と負極性のビデオ信号が作られる。正極性の信号はS1C(P)11に、負極性の信号はS1C(M)12に印加される。

【0058】位相分割回路42は、より具体的には(図5)に示すようにトランジスタ等を用いて構成することができる。トランジスタのベース端子にビデオ信号が加えられ、トランジスタのエミッタ端子およびコレクタ端子からは正極性および負極性のビデオ信号が放出される。それぞれのビデオ信号はコンデンサにより直流成分

がカットされる。前記信号は1H周期の同期信号HDによりSWのスイッチがオンオフし、ペデスタルレベルが固定されるようにクランプ電圧V<sub>r</sub>あるいはV<sub>g</sub>が加えられる。クランプ電圧は液晶の立ち上がり電圧V<sub>r</sub>に合わせて調整される。次に電位レベルが固定された信号は、その振幅が適正となるように調整されて負極性の信号はソースドライブIC12に、正極性の信号はソースドライブIC11に加えられる。なお、前述の表示デバイスの駆動回路は本発明の他の表示デバイスにおいても共通である。もしくは少しの設計変更を行うことにより用いることができる。

【0059】また、対向電極35に印加されるコモン電圧V<sub>m</sub>は抵抗R<sub>m</sub>とR<sub>g</sub>を用い、電圧V<sub>m</sub>の分圧により適正值に調整される。コモン電圧が適正值からずれるとフリッカが発生する。また、液晶の透過率の変化する。しかし、高分子分散液晶の場合はTN液晶に比較して前記フリッカおよび透過率の変化はあまり大きくないため、コモン電圧の調整はラフでもよい場合が多い。

【0060】以下、本発明の他の実施例における表示デバイスについて説明する。(図7)は第2の本発明の液晶パネルの構成図である。第1の本発明の表示デバイスとの差異はゲート信号線G<sub>i</sub> (ただし、iは整数)とG<sub>i+1</sub>を共通にし、1つのゲートドライブIC71 (以後、GIC71と呼ぶ)に接続した点である。当然のことながらTFTのT<sub>m</sub>とT<sub>m+1</sub>は共通のゲート信号線G<sub>i</sub>に接続される構成となる。他の点は第1の本発明の表示デバイスとほぼ同様の構成であるので説明を省略する。

【0061】以下、第2の本発明の表示デバイスの動作について説明する。第1のフィールドではG1C71はゲート信号線G<sub>i</sub>にオン電圧を出力する。TFTのT<sub>m</sub>およびT<sub>m+1</sub>はオン状態となり、それに同期してS1C(P)11から正極性の信号V<sub>i</sub>、S1C(M)12から負極性の信号V<sub>i</sub>が放出される。各々の信号はTFTのT<sub>m</sub>により画素電極P<sub>m</sub>にV<sub>i</sub>が、T<sub>m+1</sub>により画素電極P<sub>m+1</sub>にV<sub>i</sub>電圧が書き込まれる。次にG1C71はゲート信号線G<sub>i</sub>にオン電圧を出力し、TFTのT<sub>m</sub>およびT<sub>m+1</sub>をオン状態にする。先と同様にG1C71の動作クロックに同期してS1C(P)11からV<sub>i</sub>信号が、S1C(M)12からV<sub>i</sub>信号が、T<sub>m+1</sub>により画素電極P<sub>m+1</sub>にV<sub>i</sub>信号が書き込まれる。以上のように第1フィールドではG1Cは偶数番目の信号線に順次オン電圧を印加していく、2行の画素行にV<sub>i</sub>信号とV<sub>i+1</sub>信号を書き込んでいく。なお、S1C(P)11とS1C(M)12の出力信号は画像表示が水平ストライプ画像の場合は(図6)と同様である。

【0062】第2のフィールドの動作状態の説明図を(図8)に示す。今度は、G1C61は奇数番目のゲート信号線に順次オン電圧を印加していく。ゲート信号線G<sub>i</sub>にオン電圧を印加すると、TFTのT<sub>m</sub>がオンとな

り、S I C (P) 1 1 の出力信号  $V_s$  を画素電極  $P_{11}$  に書き込む。同様にゲート信号線  $G_s$  にオン電圧を印加すると、TFT の  $T_{11}$  および  $T_{21}$  がオンとなり S I C (P) 1 1 の出力信号  $V_s$  が画素電極  $P_{11}$  に書き込まれる。以上の動作をゲート信号線  $G_s$  まで繰り返す。以上のことから液晶パネルは 1 H 反転駆動が行われ、かつ、各画面は 1 フレーム同期で交流駆動されてることがわかる。第 2 の本発明では第 1 の本発明の液晶パネルに比較して、ゲート信号線本数が  $1/2$  になっているため、画素閉口率が向上し、また、ゲート信号線間の電気的短絡などの不良欠陥の発生をも減少させることができ。S I C (P) 1 1 および S I C (M) 1 2 からの出力信号設計は(図 6)に示すように従来の表示デバイスのソースドライブ I C の 1 H 反転駆動の出力信号はない。つまり、(図 14)に示すように 1 つのソースドライブ I C が正極性と負極性の信号を出力することはなく、一方の極性に固定されている。以上のように  $+V_s$  から  $-V_s$  まで振幅信号にもないにもかかわらず、1 H 反転駆動が行えることは第 1 の本発明と同様である。

【0063】なお、(図 7)において G I C 6 1 に偶数番目のゲート信号線  $G_s$  を接続し、奇数番目のゲート信号線  $G_s$  を接続する新たな第 2 の G I C を配置すれば、それぞれの G I C は順次走査を行える。第 1 のフィールドでは G I C 7 1 が偶数番目のゲート信号線に順次オン電圧を印加し、画素電極に  $V_s$  、または  $V_s$  電圧を書き込む。第 2 フィールドでは新たに付加した第 2 の G I C が奇数番目のゲート信号線に順次オン電圧を印加し、画素電極に  $V_s$  、または  $V_s$  電圧を書き込む。つまり、G I C 7 1 は第 1 フィールドのみ動作し、新たに付加した第 2 の G I C は第 2 フィールドのみを動作する。

【0064】以下、第 3 の本発明の表示デバイスについて説明する。(図 9)は第 3 の本発明の表示デバイスの構成図である。第 1 の本発明との差異は、各 TFT の配置位置が異なっている点と、ソース信号線本数が  $1/2$  となり、交互に上下方向に引き出されて、S I C (P) 1 1 、S I C (M) 1 2 と接続されたことにある。また、一画面に 2 つの TFT の  $T_{11}$  と  $T_{21}$  が形成されていることは同様であるが、 $T_{11}$  のソース端子は偶数番目のソース信号線  $S_{11}$  に、 $T_{21}$  のソース端子は奇数番目のソース信号線  $S_{21}$  に接続されている。

【0065】以下、図面を参照しながら第 3 の本発明の表示デバイスの動作について説明する。なお、S I C (P) 1 1 はソース信号線  $S_{11}$  に正極性の  $V_s$  なる信号を出力するものとする。また、S I C (M) 1 2 はソース信号線  $S_{21}$  に負極性の  $V_s$  なる信号を出力するものとする。まず、第 1 のフィールドでは G I C (P) 1 3 が動作する。ゲート信号線  $G_s$  にオン電圧が印加されると TFT の  $T_{11}$  がオン状態となり、S I C (P) 1 1 から出力されている信号  $V_s$  を画素電極  $P_{11}$  に書き込む。

たとえば、画素電極  $P_{11}$  には  $V_s$  が、画素電極  $P_{21}$  には  $V_s$  が書き込まれる。次に G I C (P) 1 3 はオン電圧出力位置をシフトさせ、ゲート信号線  $G_s$  にオン電圧を印加する。すると TFT の  $T_{21}$  がオン状態となり、S I C (P) 1 1 の出力電圧をそれぞれの画素電極に書き込む。以上の動作をゲート信号線  $G_s$  まで行い、第 1 のフィールドは終了する。第 2 のフィールドでは S I C (M) 1 2 と G I C (M) 1 4 が動作する。まず、G I C (M) 1 4 はゲート信号線  $G_s$  にオン電圧を出力する。すると、TFT の  $T_{21}$  がオン状態となり、S I C (M) 8 2 から出力された信号  $V_s$  を画素電極  $P_{21}$  に書き込む。1 H 期間後、ゲート信号線  $G_s$  にオン電圧が印加され、TFT の  $T_{11}$  がオン状態となる。したがって、画素電極  $P_{11}$  には  $V_s$  が書き込まれる。以上の動作をゲート信号線  $G_s$  まで行い、第 2 フィールドは終了する。以上のことから、たとえば、画素電極  $P_{11}$  には第 1 フィールドで信号  $V_s$  が、第 2 フィールドで信号  $V_s$  が書き込まれる。したがって、表示状態は  $V_s$  と  $V_s$  が重なりあつた表示となる。同様に前記画素に隣接した画素電極  $P_{21}$  には第 1 フィールドで信号  $V_s$  が、第 2 フィールドで信号  $V_s$  が書き込まれ、表示状態は  $V_s$  と  $V_s$  が重なり合つた表示となる。一般的に、隣接した画素に書き込まれる電圧は非常ににかよっている。したがって、前述のように第 1 フィールドと第 2 フィールドで画素電極に異なつた電圧を書き込むといつても、その差はほとんどない。したがって、(図 9)の構成でも実用上十分である。たとえば、ゲート信号線  $G_s$  および  $G_s$  にオン電圧を印加し、画素電極  $P_{11}$  は  $V_s$  電圧を、画素電極  $P_{21}$  に  $V_s$  電圧を書き込む。1 H 期間後、ゲート信号線  $G_s$  および  $G_s$  にオン電圧を印加し、画素電極  $P_{21}$  に  $V_s$  電圧を、画素電極  $P_{11}$  に  $V_s$  電圧を書き込むというように順次駆動を行えばよい。

【0066】以上の駆動方法は 1 フィールドごとに画素に印加する信号極性を反転させる駆動方法(以後、1 H 反転駆動と呼ぶ)である。G I C (P) 1 3 と G I C (M) 1 4 を同時に、かつ、同一の信号線にオン電圧印加する位置を 1 本とばしに行うことにより、第 2 の本発明の表示デバイスの駆動方法で説明したように、1 H 反転駆動をも行えることは明らかである。

【0067】以下、第 4 の本発明の表示デバイスについて説明する。(図 11)は第 4 の本発明の表示デバイスの構成図である。第 3 の本発明との差異はゲート信号線  $G_s$  と  $G_s$  を共通にしていることにある。ゲート信号線  $G_s$  は G I C 7 1 に接続されている。他の点は第 3 の本発明の表示デバイスと同様であるので省略する。

【0068】以下、第 4 の本発明の表示デバイスの動作について図面を参照しながら説明する。第 1 フィールドではまず G I C 7 1 はゲート信号線  $G_s$  にオン電圧を印加する。すると、TFT の  $T_{11}$  および  $T_{21}$  がオン状態

となり、ソース信号線に印加された信号を画素電極  $P_u$  および  $P_v$  に書き込む。その時の状態を(図11)に示している。たとえば、画素電極  $P_u$  および  $P_v$  には  $V_r$  が、画素電極  $P_u$  および  $P_v$  には  $V_s$  が書き込まれる。

1H期間後、G I C 7 1はゲート信号線  $G_1$  にオン電圧を印加する。すると先と同様に T F T の  $T_{u1}$  および  $T_{v1}$  がオン状態となり、たとえば、画素電極  $P_u$  に  $V_r$  が、 $P_v$  に  $V_s$  が書き込まれる。以上のように、G I C 7 1は個数毎のゲート信号線に順次オン電圧を印加していく。第1フィールドが終了する。

【0069】第2フィールドではG I C 7 1はゲート信号線  $G_1$  にオン電圧を印加する。すると T F T の  $T_{u1}$  がオン状態となり、画素電極  $P_u$  にはソース信号線に印加されている信号が書き込まれる。次にゲート信号線  $G_2$  にオン電圧が印加され、T F T の  $T_{u2}$  および  $T_{v2}$  がオン状態となる。すると画素電極  $P_u$  には T F T の  $T_{u2}$  ソース端子が接続されたソース信号線に印加されている信号が、 $P_v$  には T F T の  $T_{v2}$  のソース端子が接続されたソース信号線に印加されている信号が書き込まれる。以上の動作をゲート信号線  $G_n$  まで行い第2フィールドは終了する。以上のように、1本のゲート信号線の選択により、2行の画素行に信号が書き込まれる。各画素は2フィールドで正極性と負極性の信号が書き込まれ、交流駆動がなされる。また、駆動は1H反転駆動となっている。この場合は、先の実施例と同時に、1つの画素電極に注目してみれば、第1フィールドと第2フィールドで異なる電圧が書き込まれる。しかし、先に説明したように実用上は十分である。

【0070】(図11)のように構成することにより、第3の本発明の液晶パネルと比較して、ゲート信号線本数が1/2となっているため、画素開口率が向上し、また、ゲート信号線間の短絡欠陥などの欠陥も発生しにくい。1H反転駆動を行うことにより、輝度傾斜およびフレンカ等の問題も発生せず、高品位の画像表示が行える。

【0071】第5の本発明の表示デバイスについて説明する。(図12)は第5の本発明の表示デバイスの構成図である。各T F Tは画素電極にそれぞれ1個ずつ形成されており、画素構成は従来の液晶パネルと変化がない。各ソース信号線  $S_i$  の両端にはS I C (P) 1 1とS I C (M) 1 2が配置され、前記両S I Cの出力端子には切り換えスイッチ回路1 2 1および1 2 2が配置されている。具体的には前記切り換えスイッチ回路はアナログスイッチ素子から構成される。アナログスイッチは最大1.5V程度の耐圧のものが半導体部品メーカーから多くの種類が販売されている。1 2 3はインバータ素子であり、前記インバータ素子は入力端子  $a$  に印加される水平同期信号  $H D$  あるいは垂直同期信号に同期してロジック信号出力がログル動作をする。たとえば、水平同期信号  $H D$  に同期する構成であれば、ある時点で  $a$  点が

ハイレベル(以後、Hレベルと呼ぶ)ならば次の水平同期信号  $H D$  が入力された時点でローレベル(以後、Lレベルと呼ぶ)となる。以後、同期信号  $H D$  が入るごとにHレベル、Lレベルとトグル動作を繰り返す。なお、 $a$  点と  $b$  点ではロジックレベルは反対となっている。切り換えスイッチ回路1 0 1および1 0 2内のアナログスイッチ  $S_W$  は  $a$  点がLレベルの時ローインピーダンス状態となり、アナログスイッチ  $S_W$  がハイインピーダンス状態となるものとする。また、 $a$  点がHレベルの時アナログスイッチ  $S_W$  はハイインピーダンス状態に、アナログスイッチ  $S_W$  はローインピーダンス状態となるものとする。以上のように、切り換え回路1 2 1と1 2 2は  $a$  点のロジックレベルによりアナログスイッチ  $S_W$  および  $S_W$  をオンオフさせる。この際、S I C (P) 1 1の出力信号とS I C (M) 1 2の出力信号が同時にソース信号線  $S_i$  に印加されないように制御される。以上のように構成することによりソース信号線  $S_i$  にはS I C 1 1もしくはS I C 1 2の一方のS I C 30 しか接続されていない状態にすることができる。

【0072】以下、第5の本発明の表示デバイスの動作について説明する。まず、G I C 7 1がゲート信号線  $G_1$  にオン電圧を印加すると、T F T の  $T_{u1}$  がオン状態となる。その際、切り換えスイッチ回路1 2 1内のアナログスイッチ  $S_W$  は閉じ、S I C (P) 1 1の出力信号  $V_u$  がソース信号線  $S_i$  に印加される。したがって、信号  $V_u$  が画素電極  $P_u$  に印加される。次にG I C 7 1はゲート信号線  $G_2$  にオン電圧を印加する。するとT F T の  $T_{u2}$  がオン状態となる。この際、切り換えスイッチ回路1 2 2内のアナログスイッチ  $S_W$  は開き、切り換えスイッチ回路1 2 2内のアナログスイッチ  $S_W$  が閉じる。したがって、S I C (M) 1 2が出力している信号  $V_v$  が画素電極  $P_v$  に書き込まれる。以上のように各画素行ごとにS I C (P) 1 1の出力する信号とS I C (M) 1 2の出力する信号が交互に書き込まれていく。第2フィールドでは画素電極  $P_u$  に  $V_u$  信号が、 $P_v$  に  $V_v$  信号が書き込まれる。以上のようにして、1H反転駆動が実現される。

【0073】第5の本発明の表示デバイスは、アレイ構成は従来の液晶パネルと変化がないにもかかわらず、切り換えスイッチ回路1 2 1、1 2 2を付加すること、正極性の信号を出力するS I C (P) 1 1および負極性の信号を出力するS I C (M) 1 2を配置することにより、容易に各画素電極に高電圧を印加することができると。

【0074】なお、1H反転駆動は画素行ごとに極性の反転した信号を印加する駆動方式であるが、画素列ごとに極性の反転した信号を印加する駆動方式(以後、1V反転駆動と呼ぶ)も容易である。その説明図を(図13)に示す。(図13)では切り換えスイッチ1 2 1、1 2 2内のアナログスイッチが初期状態で交互にローイ

ンピーダンス状態とハイインピーダンス状態となってい。たとえば、奇数番目のアナログスイッチSW<sub>0</sub>およびSW<sub>1</sub>はハイインターパインスに、偶数番目のアナログスイッチSW<sub>2</sub>およびSW<sub>3</sub>はローインピーダンスとなっている。当然のことながら、SIC(P)11の出力とSIC(M)12の出力が同時にソース信号線S<sub>1</sub>に印加されないように構成されている。第1フィールドではP<sub>1</sub>列にV信号がP<sub>2</sub>列にV信号が印加され第2フィールドでは各画素には先と逆の信号が印加される。

【0075】以下、図面を参照しながら本発明の液晶投写型テレビについて説明する。(図15)は本発明の液晶投写型テレビの構成図である。ただし、説明に不要な構成要素は省略している。(図15)において、151は集光光学系であり、内部に凹面鏡および光発生手段としてのメタルハライドランプあるいはキセノンランプを配置している。前記ランプはアーク長ができるだけ短いものを使用することが望ましい。一般的にキセノンランプのアーク長は2mm以下であり、本発明の液晶投写型テレビの用途として十分である。しかし、寿命が短いという欠点がある。メタルハライドランプは2.50Wクラスのもので、アーク長は6mm程度である。これはアーク長が長すぎ、好ましくない。アーク長は5mm以下が好ましく、さらには4mm以下がさらに好ましい。メタルハライドランプは消費電力が小さいものであれば短アークのものが販売されている。一例として岩崎電気株式会社より1.20Wでアーク長3mm強のものが販売されている。これは、本発明の液晶投写型テレビではメタルハライドランプを用い、そのランプのアーク長はを4mm以下のものを用いた。凹面鏡はランプのアーク長にあわせて適正値に設計する。また、投写レンズのF値も同様である。一例としてアーク長が4mmであれば投写レンズのF値はF8程度にし、3mmであればF値はF1.0程度に設定する。本発明で用いたランプはアーク長が3mmのメタルハライドランプであり、凹面鏡は球面状のものを用いた。また、投写レンズのF値はF1.0である。152は赤外線および紫外線を反射させて有視光のみを透過させるUVIRカットフィルタである。また、153aはB光を反射させるダイクロイックミラー(以後、BDMと呼ぶ)、153bはG光を反射させるダイクロイックミラー(以後、GDMと呼ぶ)、153cはR光を反射させるダイクロイックミラー(以後、RDMと呼ぶ)である。なお、BDM153aからRDM153cの配置は同図の順序に限定するものではない。また、最後のRDM153cは全反射ミラーにおきかえてよいことは言うまでもない。

【0076】154a、154bおよび154cは本発明の表示デバイスである。本発明の液晶投写型テレビでは本発明の表示デバイスをライトバルブとして用いる。なお、液晶として高分子分散液晶を用いる場合は、R光を変調する液晶パネルを他の液晶パネルに比較して水滴

状液晶粒子径を大きく、もしくは液晶膜厚を厚めにして構成する。これは光が長波長になるほど散乱特性が低下しコントラストが低くなってしまうためである。水滴状液晶の粒子径は、重合させるときの紫外線光を制御すること、あるいは使用材料を変化させることにより制御できる。液晶膜厚は液晶層のビーズ径を変化することにより調整できる。155a、155bおよび155cはレンズ、157a、157bおよび157cは投写レンズ、156a、156bおよび156cはしづりとして10のアーチャである。なお、155、156および157で投写光学系を構成している。なお、アーチャは、液晶投写型テレビの動作の説明上図示したものである。アーチャは投写レンズの集光角を規定するものであるから、投写レンズの機能に含まれるものとして考えればよい。つまり、F値が大きければアーチャの穴径は小さいと考えることができる。高コントラスト表示を得るために投写レンズのF値は大きいほどよい。しかし、大きくなると白表示の輝度は低下する。

【0077】以下、本発明の液晶投写型テレビの動作について説明する。なお、R、G、B光のそれぞれの変調系については、ほぼ同一動作であるのでB光の変調系について例にあげて説明する。まず、集光光学系151から白色光が照射され、この白色光のB光成分はBDM153aにより反射される。このB光は表示デバイス154aに入射する。表示デバイス154bは、(図14(a)、(b))に示すように画素電極に印加された信号により入射した光の散乱と透過状態とを制御し光を変調する。

【0078】散乱した光はアーチャ156aで遮光され、逆に平行光または所定角度内の光はアーチャ156aを通過する。変調された光は投写レンズ157aによりスクリーン(図示せず)に拡大投映される。以上のようにして、スクリーンには画像のB光成分が表示される。同様に表示デバイス154bはG光成分の光を変調し、また、表示デバイス154cはR光成分の光を変調して、スクリーン上にはカラー画像が表示される。

【0079】(図15)は3つの投射レンズ157によりスクリーンに拡大投写する方式であるが、一つの投写レンズで拡大投写する方式もある。その構成図を(図19)に示す。なお、表示デバイスは(図15)で用いたものと同様のものを用いる。

【0080】ここでは説明を容易にするため、195GをG光の映像を表示する表示デバイス、197RをR光の映像を表示する表示デバイス、197BをB光の映像を表示する表示デバイスとする。したがって、各ダイクロイックミラーを透過および反射する波長は、ダイクロイックミラー195aはR光を反射し、G光とB光を透過する。また、ダイクロイックミラー195bはG光を反射し、R光を透過させる。また、ダイクロイックミラー195dはB光を反射させ、G光およびR光を透過す

る。

【0081】メタルハライドランプ192から出射された光は全反射ミラー193aにより反射され、光の方向を変化させられる。次に前記光はUVIRカットフィルタ194により紫外線領域および赤外線領域の波長の光がカットされる。紫外線および赤外線をカットされた光はダイクロイックミラー195a、195bによりR・G・B光の3つの波長領域の分離され、R光はフィールドレンズ196Rに、G光はフィールドレンズ196Gに、B光はフィールドレンズ196Bに入射する。各フィールドレンズ196は各光を集光し、表示デバイス197はそれぞれ映像信号に対応して液晶の配向を変化させ、光を変調する。このように変調されたR・G・B光はダイクロイックミラー197c、197dにより合成され、投映レンズ198によりスクリーンに拡大投映される。

【0082】一方、液晶投写型テレビを反射方式で構成した例が(図18)である。また、(図16)は(図18)に示す反射型の液晶投写型テレビに用いる表示デバイスの断面図である。(図16)に示す表示デバイスにおいても等価回路図および動作は先に説明した実施例と同様である。

【0083】まず、(図16)に示す反射型の表示デバイスについて説明する。アレイ基板161上にはアルミニウムからなる反射電極166に印加する信号を制御するためのTFT163等が形成されている。TFT163の一端子と反射電極166とはコンタクト部164により電気的に接続されている。コンタクト164部以外の部分は絶縁膜165により分離されている。前記絶縁膜165の材料としてはポリイミド等の有機材料、SiO<sub>2</sub>、Si<sub>3</sub>N<sub>4</sub>等の無機材料が用いられる。反射電極166は鏡面性を良好にし、反射率を高めた反射電極166を形成後、研磨により反射電極表面の平滑化処理を行っている。

【0084】対向基板162はガラス基板であり、光変調層である液晶層と接する面には反射防止構造をかねた対向電極167が形成されている。また、対向電極167と反射電極166間にスベーザ(図示せざ)等により所定間隔あけて保持され、前記間隔には光変調を行なう高分子分散液晶37が保持されている。対向基板162は例えれば厚さ1mmのガラス基板で構成しており、屈折率は1.52である。

【0085】168は空気と対向基板162間の光の反射を防止するための反射防止膜である。反射防止膜168として比較的広い可視光の波長帯域で反射率を低減させるマルチコート方式、特定の波長帯域で反射率を低減させるマルチコート方式、特定の波長帯域で反射率を低減させるVコート方式がある。R光、G光およびB光を変調する3枚の表示デバイスを用いる場合はVコート方式を採用する。各表示デバイスがうけもつ波長帯域は狭い。狭い光の帯域で極力反射光を防止するのにはVコート

トが適する。したがって、R・G・B光のそれぞれの光を変調する表示デバイスはそれぞれに入射光のピーク波長 $\lambda$ に対応して最適なVコートを施すことが好ましい。

【0086】マルチコート方式ではAl<sub>2</sub>O<sub>3</sub>を光学的膜厚が $\lambda/4$ 、ZrO<sub>2</sub>を光学的膜厚が $\lambda/2$ 、MgF<sub>2</sub>を光学的膜厚が $\lambda/4$ の3層の薄膜を蒸着して形成する。Vコート方式の場合は(図16)の小円内に示すようにY<sub>2</sub>O<sub>3</sub>168bを光学的膜厚が $\lambda/4$ 、MgF<sub>2</sub>168aを光学的膜厚が $\lambda/4$ の2層の薄膜を蒸着して形成する。なお、Y<sub>2</sub>O<sub>3</sub>のかわりにSiO<sub>2</sub>を用いてもよいがSiO<sub>2</sub>は青色光で吸収帯域があるため、B光を変調する表示デバイスにはY<sub>2</sub>O<sub>3</sub>を用いた方がよい。なお、一般的にはY<sub>2</sub>O<sub>3</sub>の方で安定で良好な膜質が得られる。

【0087】対向基板141の片面には、対向電極と反射防止膜が形成される。正確には対向電極とする透明導電性薄膜の上下に薄膜を形成して反射防止膜が形成される。以後、この反射防止構造の対向電極を反射防止電極と呼ぶ。167bは対向電極となるITO膜である。前記ITO膜の膜厚は光学的膜厚が $\lambda/2$ となるようにする。入射光のピーク波長 $\lambda$ が550nmであれば $d=1375\text{ \AA}$ 前後である。前記ITO膜の膜厚は波長 $\lambda$ に対応して形成される。167aおよび167cは対向基板162の屈折率とITO膜167bの屈折率との間の屈折率 $n$ の物質からなる薄膜である。薄膜167aと167cは同一の物質で同一の膜厚に形成することが好ましい。前記薄膜の膜厚は光学的膜厚は $n d = \lambda n/4$ とする。なお、 $d$ は物理的膜厚である。

【0088】薄膜167a、167cの材料としては酸化アルミニウム(Al<sub>2</sub>O<sub>3</sub>)、酸化イットリウム(Y<sub>2</sub>O<sub>3</sub>)、一酸化シリコン(SiO<sub>2</sub>)、酸化マニケシウム(MgO)、酸化タンゲステン(WO<sub>3</sub>)、弗化セリウム(CeF<sub>3</sub>)、フッ化鉛(PbF<sub>3</sub>)が例示される。中でも、Al<sub>2</sub>O<sub>3</sub>、Y<sub>2</sub>O<sub>3</sub>、CeF<sub>3</sub>物質の安定性、光透過性、膜の均一性等の点から好ましい。また、SiO<sub>2</sub>( $n=1.7$ )は広い可視光の範囲で反射率を極めて小さくできる。

【0089】 $\lambda$ を550nmとすると、薄膜167a、167cにAl<sub>2</sub>O<sub>3</sub>( $n=1.63$ )を用いて形成する膜厚は $d=700\text{ \AA} \sim 1000\text{ \AA}$ の範囲、ITO膜( $n=2.0$ )167bの膜厚は $1500\text{ \AA} \sim 1600\text{ \AA}$ の範囲とすればよい。薄膜167cはITO膜167bに印加した電圧を電圧降下させることによるが薄膜167cの膜厚 $d=1000\text{ \AA}$ 以下であればほとんど影響しない。逆に対向基板162から不必要な物質が溶出することを防止し液晶層37の保持率を増す効果もある。また、ITO膜は $1000\text{ \AA}$ 以上であれば $2000\text{ \AA}$ 以上で蒸着もしくはスパッタで形成することにより必要十分な抵抗値が得られる。なお、薄膜167aがY<sub>2</sub>O<sub>3</sub>( $n=1.78$ )の場合は膜厚 $d=650\text{ \AA} \sim 900\text{ \AA}$ とすればよ

【0090】検討した結果では、ITO膜の屈折率nが2.0前後の場合は1.67a、1.67cとしてY<sub>2</sub>O<sub>3</sub>を用いる方が可視光のほぼ全域にわたり反射率を極めて小さくできる。ITO膜の屈折率nが1.9よりも小さいときは、Al<sub>2</sub>O<sub>3</sub>を用いる方が可視光の範囲で反射率を極めて小さくできる。ただし、高分子分散液晶37の散乱時に示す屈折率が対向基板162の屈折率よりも大きい場合である。ITOの屈折率は液晶層に入射した光が高分子分散液晶37で散乱し、前記光が再びITOを透過されるときにも影響を与える。屈折率が高いと反射され再び液晶層37に戻り2次散乱をひきおこす割合が増加する。したがって、ITOの屈折率は極めて低く形成できることが好ましい。以上のことから、本発明の反射型の表示デバイスではITO167bの屈折率を1.8強に形成し、薄膜1.67a、1.67cはAl<sub>2</sub>O<sub>3</sub>(n=1.63)を用いて形成した。

【0091】以上のように反射防止電極167を形成することにより光の反射率を大幅に低減でき、変調する光の帯域が比較的狭い場合は反射率はピーク波長λ=0.1%以下を実現できる。当然のことながらITO膜167bはコモン電圧が印加できるように構成もしくは形成する。

【0092】表示デバイスの入射光波長に対する反射率を(図17)のグラフに示す。設計時のピーク波長はλ=535mmにしている。反射防止膜168はVコート、反射防止電極167はAl<sub>2</sub>O<sub>3</sub>、ITO、Al<sub>2</sub>O<sub>3</sub>の3層の構造である。グラフでわかるとおり530mm付近では極めて低い反射率を実現している。

【0093】ピーク波長からずれると反射率は大きくなるが、表示デバイスを液晶投射型テレビに用いる場合は問題がない。液晶投射型テレビでは3つの表示デバイスを用い、各表示デバイスが変調する光の帯域が狭いためである。表示デバイスに入射する光の帯域はG光、B光用では入射光の半価幅はほぼ50nm、R光用では90nmである。(図17)から明らかのように、ピーク波長を中心として帯域±2.5nmの範囲では極めて反射率が低い。

【0094】(図18)は反射型の液晶投射型テレビの構成図である。185a、185b、185cは前述の(図16)に示す反射型の表示デバイスである。光源182はランプ182a、凹面鏡182b、フィルタ182で構成される。ランプ182aはメタルハライドランプであり、(図15)および(図19)と同様にアーチ長が4mm以下のものを用いる。凹面鏡182bはガラス製で、反射面に可視光を反射し赤外光を反射する多層膜を蒸着したものである。ランプ182aからの放射光に含まれる可視光は、凹面鏡182bの反射面により反射する。凹面鏡182bから出射する反射光は、フィルタ182cにより赤外線と紫外線とが除去されて出射す

る。【0095】投写レンズ181は表示デバイス185側の第1レンズ群181bとスクリーン側の第2レンズ群181aとで構成され、第1レンズ群181bと第2レンズ群181aとの間には平面ミラー183が配置されている。表示デバイス185の画面中心にある画素から出射する散乱光は、第1レンズ群181bを透過した後、約半分が平面ミラー183に入射し、残りが平面ミラー183に入射せずに第2レンズ群181aに入射する。平面ミラー183の反射面の放線は投写レンズ18

10の光軸186に対して45°傾いている。

【0096】光源182からの光は平面ミラー183で反射されて第1レンズ群181bを透過し、表示デバイス185に入射する。表示デバイス185からの反射光は、第1レンズ群181b、第2レンズ群181aの順に透過してスクリーン187に到達する。投写レンズ181の絞りの中心から出射する表示デバイス185に向かう光線は、液晶層37にほぼ垂直に入射するように、つまりセントリックとしている。

【0097】ここでは説明を容易にするために185bをG光を変調する表示デバイス、185cをB光を変調する表示デバイス、185aをR光を変調する表示デバイスであるとして説明する。

【0098】(図18)において184a、184b、184cはダイクロイックミラーであるが、これは色合成系と色分離系を兼用している。光源からの出射された白色光は平面ミラー183によりおりまげられ、投写レンズ181の第1群に入射する。この際フィルタ182cにより不要なB光およびR光はカットされる。フィルタ182cの帯域は半価幅の値で4.30nm~6.90nmである。以後、光の帯域を記述する際は半価幅で表現する。ダイクロイックミラー184aはG光を反射し、R光およびB光を透過させる。G光はダイクロイックミラー184cで帯域制限され、表示デバイス184bに入射する。G光の帯域は510~570nmにする。一方ダイクロイックミラー184bはB光を反射し、R光を透過させる。B光は表示デバイス185cに、R光は表示デバイス185aに入射する。入射するB光の帯域は4.30nm~4.90nm、R光の帯域は6.00nm~6.90nmである。表示デバイスはそれぞれの映像信号に応じて散乱状態の変化として光学像が形成する。表示デバイスで形成された光学像はダイクロイックミラー184a、184bで色合成され、投写レンズ181に入射し、スクリーン187上に拡大投写される。なお、これらのR、G、B光の帯域は本発明の液晶投射型テレビでは共通の値である。

【0099】反射型の表示デバイスを用いることにより、投射型に比較して、コントラストも良好であり、画素開口率も高いので高輝度表示を行うことができる。その上、表示デバイスの裏面には障害物がないのでパネル冷却が容易である。たとえば、裏面からの強制空冷冷

容易に行え、また、裏面にヒートシンク等も容易に取り付けることができる。

【0100】以下、本発明のビューファインダについて説明する。(図20)はビューファインダの外観図である。(図21)は、(図20)に示すボーダー201の断面図である。211は発光素子、213は集光レンズ、214は前述の本発明の表示デバイスである。

【0101】一例として、表示デバイス214の表示領域の対角長は28mmであり、集光レンズ213は有効直径が30mm、焦点距離が15mmである。集光レンズ213の焦点の近傍に発光素子211が配置されている。集光レンズ213は平凸レンズであり、平面を発光素子211側に向けている。ボーダー201の端部に接眼リング215が装着されている。また、接眼リング215には、拡大レンズ216が装着されている。ボーダー201の内面は不要光を吸収するため黒色あるいは暗色にしている。

【0102】212は中央部に円形の穴のあいた遮光板である。より具体的にはピンホール板である。発光素子211から光が放射される領域を小領域にする機能を有している。穴の面積が大きくなると表示デバイスの表示画像は大きくなるが、コントラストは低下する。これは集光レンズ213に入射する光量は多くなるが、入射光の指向性が悪くなるためである。前述のような表示デバイスの表示領域の対角長が28mmの場合、光を放射する領域はおよそ15mm以下にすべきである。これは直徑がほぼ4mmのピンホールの穴径に相当する。好ましくは10mm以下とすべきである。しかし、穴の直徑を小さくしすぎると、光の指向性が必要以上に狭くなり、ビューファインダを見る際に、視点を少しずらしただけで極端に表示画面が暗くなる。したがって、穴の面積は少なくとも2mm<sup>2</sup>以上の領域を確保すべきである。一例として、直線3mmの穴径の時、従来の面光源を用いるビューファインダと同等以上の表示画面の輝度が得られた。穴系は直徑0.5mmから5mm以下の範囲と考えられるべきである。ただし、これは表示画面の対角長が28mmの場合であって、対角長が長くなれば、対角長に比例して穴径も大きくなる。表示面積と光を放射する穴の面積比で規定すれば20:1以下にしなければならない。好ましくは40:1以下である。しかし、視野角の問題から200:1以上にすることが好ましい。

【0103】発光素子211から広い立体角に放射された光は、集光レンズ213により平行に近く指向性の狭い光に変化され、表示デバイス214の対向電極(図示せず)側から入射する。表示デバイス214は印加される映像信号に応じて液晶の光の透過量もしくは散乱度合いが変化して、画像を形成する。観察者は、接眼リング215に目を密着させて、あるいは接眼カバー202に密着させて、表示デバイス214の表示画像を見ることに

なる。つまり、観察者の瞳の位置はほぼ固定されている。表示デバイス214の全画素が光を直進させる場合を仮定した時、集光レンズ213は発光素子211から放射され、前記集光レンズ213の有効領域に入射する光が拡大レンズ216を透過した後にはすべて観察者の瞳に入射するようしている。観察者は表示デバイス214の小さな表示画像を拡大レンズ216で拡大して見ることができる。

【0104】ビューファインダは観察者の瞳の位置が接眼カバー202によりほぼ固定されるため、その背後に配置する光源は指向性が狭くても良い。光源として蛍光管を用いたライトボックスを用いる従来のビューファインダでは、表示デバイスの表示領域とほぼ同じ大きさの領域からある方向の微立体角内に進む光だけが利用され、他の方向に進む光は利用されない。つまり、光利用効率が非常に悪い。

【0105】本発明では、発光体の小さな光源を用い、その発光体から広い立体角に放射される光を集光レンズ213により平行に近い光に変換する。こうすると、集光レンズ213からの出射光は指向性が狭くなる。観察者の視点が固定されれば前述の狭い指向性の光でもビューファインダの用途に十分となる。発光体の大きさが小さければ、当然、消費電力も少ない。以上のように、本発明のビューファインダは観察者が視点を固定して表示画像を見ることを利用している。通常の直視液晶表示デバイスは一定の視野角が必要であるが、ビューファインダは所定方向から表示画像を良好に観察できれば用途として十分である。

【0106】集光レンズ213が無収差で、透過率が100%の場合、集光レンズを通して見た発光体の輝度は発光体自身の輝度と等しい。カラーフィルタ、偏光板、画像の開口率等を含めた液晶表示デバイスの最大透過率を3%、集光レンズ213の透過率を90%、ビューファインダとして必要な輝度を1.5 [f t-L] とする、光源に必要な輝度は約560 [f t-L] となる。これらを満足する発光素子としては陰極線管、蛍光管等の発光原理を用いた発光管、蛍光発光素子、タンゲステンランプ、LED、EL (Electro Luminescence)などの電子の動作により発光する素子、PDP (Plasma Display Panel)などの放電により発光するもの等の自己発光を行うものが例示される。これらのどの発光素子でも光発生手段として用いてもよいが、中でも低消費電力、小型、白色発光を行える等の点から、発光管、LEDが最適である。

【0107】表示デバイス214にはモザイク状のカラーフィルタ(図示せず)が取り付けられている。画素配置はデルタ配置であり、画素数は55000画素である。カラーフィルタは赤、緑、青のいずれかの色を透過させる。カラーフィルタの構成物により各色の膜厚を制

御しても良い。カラーフィルタの膜厚はカラーフィルタの作製時に調整して形成する。つまりカラーフィルタの膜厚を赤、緑、青で変化させる。カラーフィルタの膜厚により各画素上の液晶の膜厚はそれぞれのカラーフィルタ色に応じて調整することができる。特に高分子分散液晶を用いた表示デバイスは、長波長の光（赤色光）に対する散乱特性が悪い。そこで、赤の画素の液晶層を他の青、緑の画素よりも液晶層を厚くすれば、散乱性能を向上させることができ、赤、緑、青の階調性を増えることができる。

【0108】集光レンズ213は平面、つまり曲率半径の大きい面を発光部211側に向いている。これは、正弦条件を満足しやすくして、表示デバイス214の表示画像の輝度均一性を良好にするためである。ただし集光レンズ213は前述の平凸レンズに限定するものではなく、通常の正レンズでもよいことは言うまでもない。

【0109】接眼リング215のボーダー201への挿入度合を調整することにより、観察者の視力に合わせてピント調整を行うことができる。なお、接眼カバー215により観察者の眼の位置が固定されるので、ビューファインダの使用中に視点位置がずることはほとんどない。視点が固定されおれば表示デバイス214への光の指向性が狭くとも観察者は良好に表示画像を見ることができる。さらに良好に見えるようにするには発光素子211からの光の放射方向を最適な放射方向に移動させればよい。そのため、発光素子211は、前後あるいは左右に多少移動できるように位置調整機構が付加しておぐことが好ましい。

【0110】発光素子として豆電球形状の発光管を用いる場合は、ミニパイロ電機（株）より販売されているルナライトシリーズ（直径7mm、10mm）の白色発光タイプを用いるといよ。棒状の冷陰極蛍光灯を用いる場合は松下電器産業社製の品番5-C21T26E85Hがある。前述の発光管および冷陰極蛍光灯は遮光板などを用い、微小領域から光を放射されるように構成し、本発明のビューファインダの発光素子211として用いる。

【0111】（図22）は本発明のビューファインダをビデオカメラにとりつけた状態の説明図である。ビューファインダのボーダー201は取り付け金具203によりビデオ本体にとりつけられている。214は本発明の表示デバイスであり、表示画面の対角長は約28mm

（1.1インチ）である。224は主として（図4）に示す駆動回路である。発光素子211としてミニパイロ電機社製の発光管（ルナライト-07シリーズ）を用いた。発光管の直徑は7mmである。発光色は三波長タイプであり白色である。発光管へは発光管電源回路223から電圧の供給を行う。発光管電源回路223は発光管211へヒーター電圧2.5Vおよびアノード電圧18Vを供給する。両電圧は直流通電圧である。発光管電源供

給回路はアノード電圧をパルス変調する回路を有している。パルス周期は60ヘルツにしている。アノードに印加する電圧をパルス信号とすることにより、パルス幅に比例して発光管211から放射される光量を可変できる。パルス幅はビデオ本体に取り付けられたポリウムを回転させることにより0(0%)から1/1(100%)まで連続に変化させることができる。一実施例において、パルス幅が1/2(50%)のとき、発光管の輝度は約800〔ft-L〕である。1/1つまり、アノード電圧の連続印加状態では2倍の約1600〔ft-L〕になる。発光管の輝度が800〔ft-L〕のとき光源部の消費電力は約0.25(W)であった。一方、CCDセンサ221からは映像信号が取出され、表示デバイス駆動回路224のビデオアンプ41に印加され、表示デバイス214に画像が表示される。また、ビデオテープに記録された映像信号は再生回路225により再生され、ビデオアンプ41に印加される。222はビデオカメラ本体に取り付けられたバッテリーであり、発光管電源回路223、表示デバイス駆動回路224および再生回路225に電力を供給する。TN液晶表示パネルを用いた従来のビューファインダで消費される電力は1.0W強であったが、本発明のビューファインダで消費される電力は0.3W強であり、消費電力は1/3に低減した。

【0112】なお、（図15）においては投写レンズ系をアーバーチャを用いた光学系としたがこれに限定するものではなく、平行光を集光し遮光体で遮光し、散乱光をスクリーンに投射する中心遮へい型の光学系を用いてもよいことは言うまでもない。

【0113】また、本発明の表示デバイスにおいてスイッチング素子としてはTFTに限定するものではなく、ダイオードなどの2端子素子をスイッチング素子として用いてもよいことは明らかである。

【0114】また、（図18）において185は反射型の液晶パネルとしたが、これに限定するものではなく、たとえば、光書き込み型の表示デバイスであってよい。光書き込み型の表示デバイスとは光変調層と、入射光を反射する誘電体ミラーおよびデバイスの裏面からの書き込み光により抵抗率が変化する光伝導層を具備するものである。

【0115】また、本発明のビューファインダは、多くの変形が考えられる。たとえば、集光レンズ213をフレネルレンズにしたもの、拡大レンズ216を2枚有するもの、表示デバイス214と拡大レンズ216間に回折格子を配置したなどのが該当する。

【0116】また、本発明の表示デバイスは正極性を出力するソースドライブICと負極性を出力するソースドライブICを用いて画素に高電圧を印加できることに特徴がある。本発明の実施例のように液晶パネルのみに応用されることに限定するものではなくい。たとえば、

EL (Electro Luminescence) パネル、PDP (Plasma Display Panel) にも応用できることができると言ふまでない。

## 【0117】

【発明の効果】以上のように本発明の表示デバイスは、正極性の信号を出力する第1のドライブ手段 (ソースドライプ1C (P)) と負極性の信号を出力する第2のドライブ手段 (ソースドライプ1C (M)) を具備することにより、容易に士10 (V) 以上の光電圧を各画素に印加することができる。したがって、表示画素数が30万画素以上と多くなり、ソースドライプ1Cの動作クロックを高くする場合でも容易に本発明の表示デバイスのドライプ1C設計を行うことができる。

【0118】液晶パネルに高分子分散液晶を用いる場合、散乱透過光を少なくし、コントラストを高くするためには、液晶膜厚を厚くする必要があり、その際、士10V以上の比較的高い電圧を印加しなければ透過状態とならない。本発明の液晶パネルでは容易に高電圧駆動を行えるから、高輝度表示かつ高コントラスト表示を実現することができる。

【0119】また、本発明の表示デバイスでは、1ゲート信号線にオフ電圧を印加することにより2行の画素列に信号を書き込むことができる。したがって、ソースドライプ1C等の動作クロックを従来の1/2にすることができる。その上、前記2行のうち、1行の画素列に正極性信号を、他の1行の画素列に負極性信号を書き込むが、これは1H反転反転駆動を実現していることになる。1H反転駆動は、表示領域の輝度傾斜およびブリッカ等が発生せず、高品位表示を実現できる。ゆえに、従来と比較して動作クロックが1/2でかつ容易に1H反転駆動の高品位表示が実現できる。

【0120】本発明の液晶投写型テレビは、本発明の高分子分散液晶を光変調層とする表示デバイスを用いることにより、光利用効率を2倍以上に向上させている。コントラストも200:1以上を実現できる。したがって、表示デバイス等での光吸収による劣化もなく、高輝度、高コントラストの画像表示を実現している。当然のことながら偏光板も用いないから偏光板の劣化等偏光板に関する問題点は発生しない。

【0121】本発明のビューファインダは、発光素子の小さな発光体から広い立体角に放射される光を集光レンズで平行に近く指向性の強い光に変換し、表示デバイスで変調して画像を表示するため、消費電力が少なく、輝度むらも少なくなる。表示デバイスの光変調層として高分子分散液晶を用いれば、TN液晶を用いた表示デバイスに比較して消費電力をさらに低減できる。本発明のビューファインダをビデオカメラに装着して用いれば、消費電力が少なく、連続使用時間を大幅に長くすることができる。

【図面の簡単な説明】

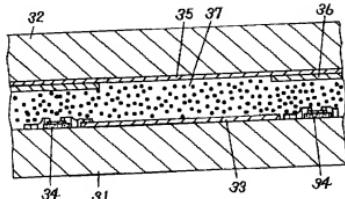
【図1】本発明の表示デバイスの一実施例に係る構成図  
 【図2】本発明の表示デバイスの一実施例に係る構成図  
 【図3】本発明の表示デバイスの断面図  
 【図4】本発明の表示デバイスの駆動回路のブロック図  
 【図5】本発明の表示デバイスの駆動回路の一部回路図  
 【図6】本発明の表示デバイスのソースドライプ1Cの出力波形図  
 【図7】本発明の表示デバイスの一実施例に係る構成図  
 【図8】本発明の表示デバイスの一実施例に係る構成図  
 10 【図9】本発明の表示デバイスの一実施例に係る構成図  
 【図10】本発明の表示デバイスの一実施例に係る構成図  
 【図11】本発明の表示デバイスの一実施例に係る構成図  
 【図12】本発明の表示デバイスの一実施例に係る構成図  
 【図13】本発明の表示デバイスの一実施例に係る構成図  
 20 【図14】高分子分散液晶パネルの動作の説明図  
 【図15】本発明の液晶投写型テレビの一実施例に係る構成図  
 【図16】本発明の表示デバイスの他の実施例における断面図  
 【図17】本発明の表示デバイスの入射波長と反射率との特性図  
 【図18】本発明の他の実施例における液晶投写型テレビの構成図  
 【図19】本発明の他の実施例における液晶投写型テレビの構成図  
 30 【図20】本発明のビューファインダの外観図  
 【図21】本発明のビューファインダの断面図  
 【図22】本発明のビューファインダを取り付けたビデオカメラの構成図  
 【図23】従来の表示デバイスの一実施例に係る構成図  
 【図24】従来の表示デバイスのソースドライプ1Cの出力波形図  
 【図25】従来の表示デバイスの駆動回路のブロック図  
 【図26】液晶パネルの印加電圧-光透過量の関係図  
 【符号の説明】

40 11、12 ソースドライプ1C  
 13、14、71 ゲートドライプ1C  
 31、161 アレイ基板  
 32、162 対向基板  
 33 画素電極  
 34 TFT  
 35、167 対向電極  
 37 高分子分散液晶  
 36 ブラックマトリックス  
 42 位相分割回路  
 50 43 液晶パネル

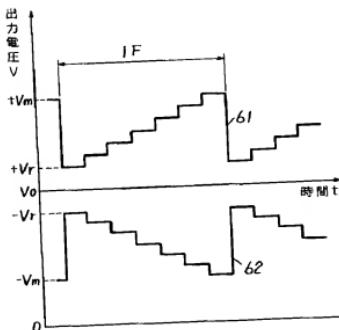
35

6 1、6 2 ソースドライプICの出力波形  
 1 2 1、1 2 2 切り替えスイッチ回路  
 1 2 3 インバータ素子  
 1 4 1 ポリマー  
 1 4 2 水滴状液晶  
 1 5 1 集光光学系  
 1 5 2、1 8 2 c、1 9 4 UVIRカットフィルタ  
 1 5 3 a、1 5 3 b、1 5 3 c、1 8 4 a、1 8 4 b、  
 1 8 4 c、1 9 5 a、1 9 5 b、1 9 5 c ダイクロイ  
 ックミラー  
 1 5 4 a、1 5 4 b、1 5 4 c 高分子分散液晶パネル  
 1 5 5 a、1 5 5 b、1 5 5 c、1 5 7 a、1 5 7 b、  
 1 5 7 c レンズ  
 1 5 6 a、1 5 6 b、1 5 6 c アーチャ  
 1 6 5 絶縁層

【図3】



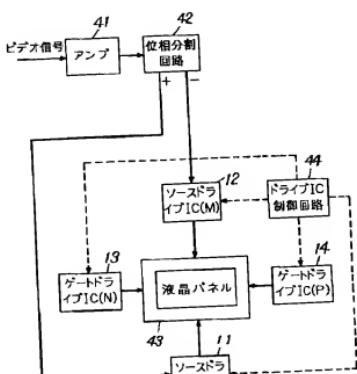
【図6】



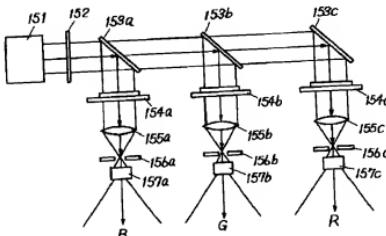
## \* 1 6 6 反射電極

1 6 4 コンタクト部  
 1 8 5 a、1 8 5 b、1 8 5 c、1 9 7 R、1 9 7 G、  
 1 9 7 B、2 1 4 表示デバイス  
 1 8 3、1 9 3 a、1 9 3 b、1 9 3 c ミラー  
 1 8 2 a ランプ  
 1 8 2 b 凹面鏡  
 1 8 1 投写レンズ  
 2 0 1 ボーダー<sup>一</sup>  
 10 2 0 2 接眼カバー<sup>一</sup>  
 2 0 3 取り付け金具  
 2 1 1 発光素子  
 2 1 2 アーチャ  
 2 1 3 集光レンズ  
 \* 2 1 6 拡大レンズ

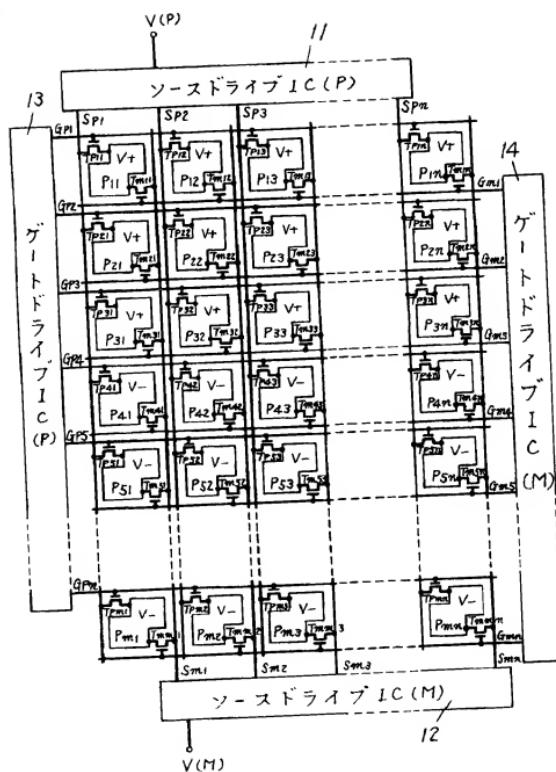
【図4】



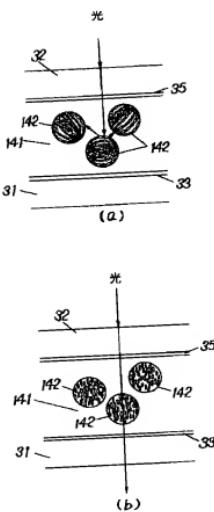
【図15】



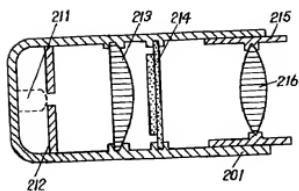
【図1】



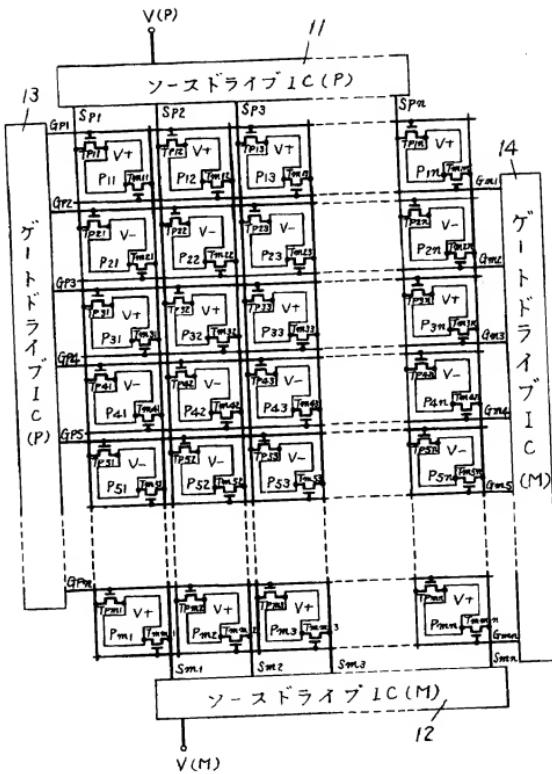
【図14】



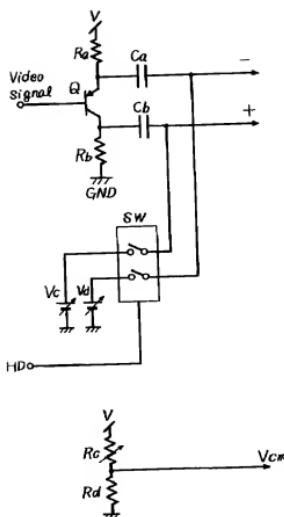
【図21】



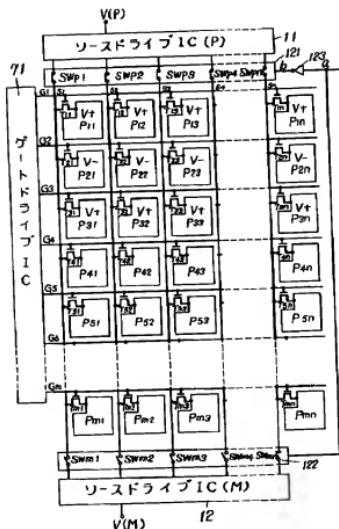
【図2】



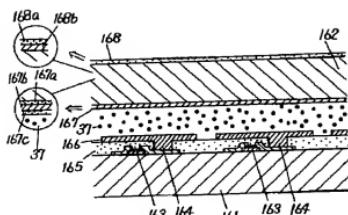
【図5】



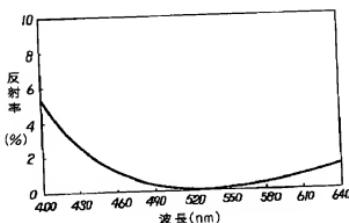
【図12】



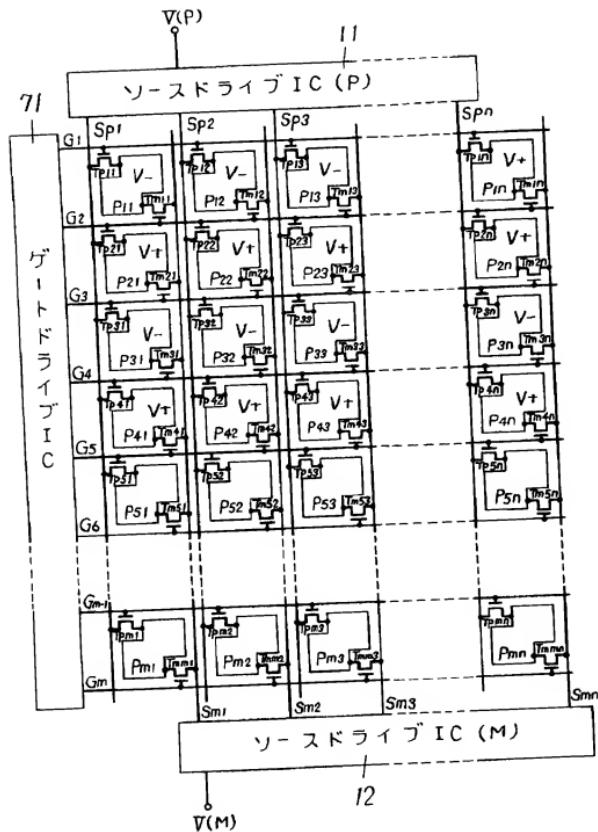
【図16】



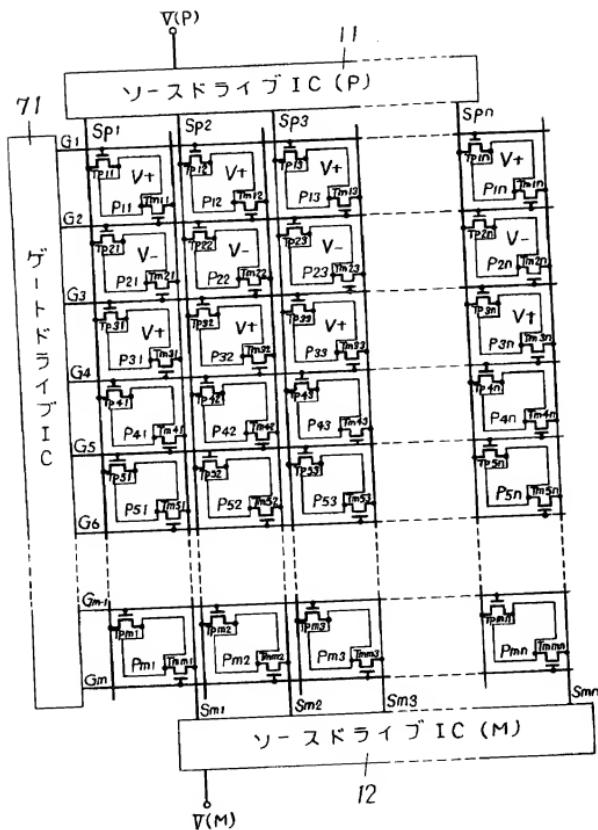
【図17】



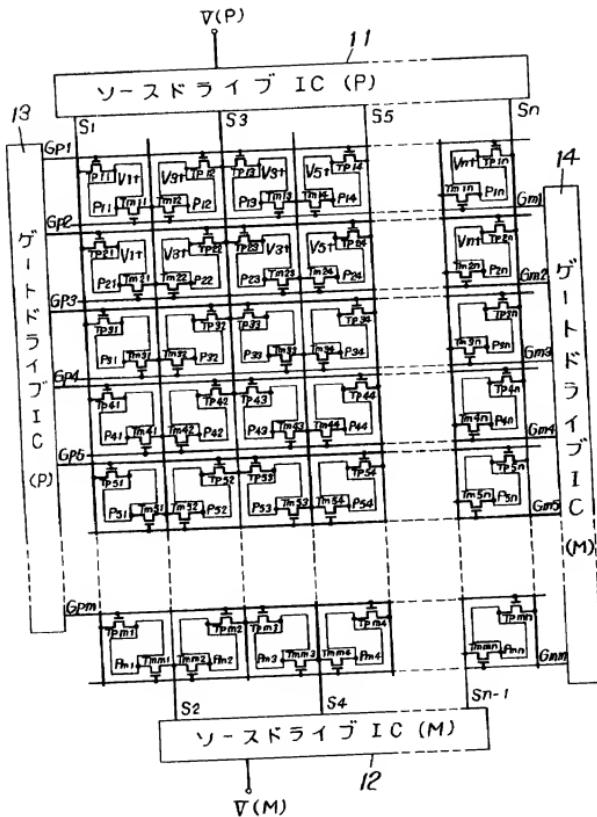
【図7】



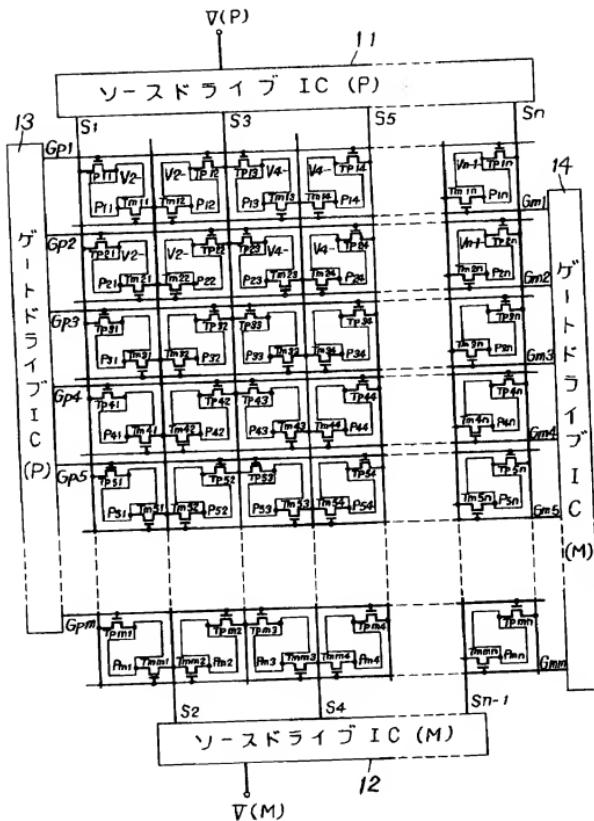
【図8】



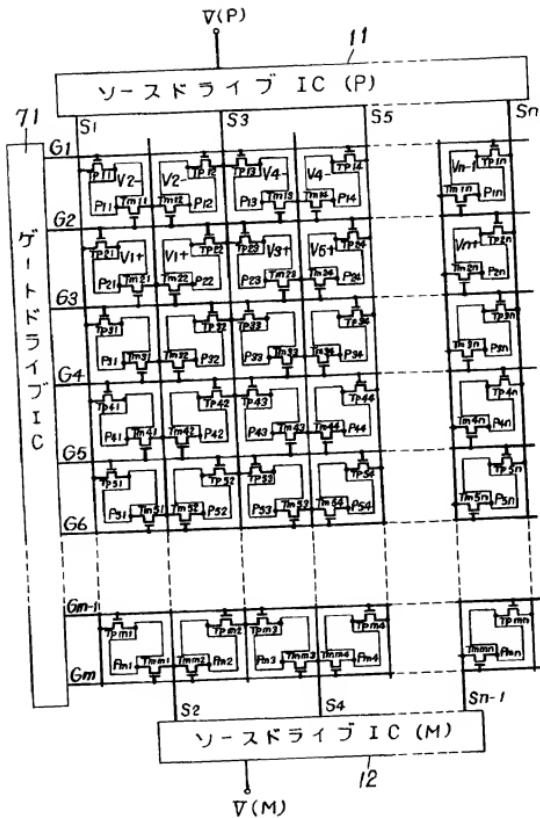
[図9]



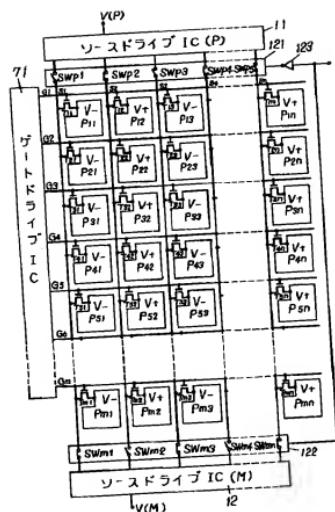
【図10】



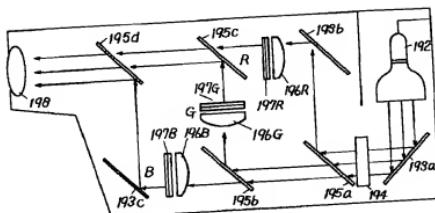
【図11】



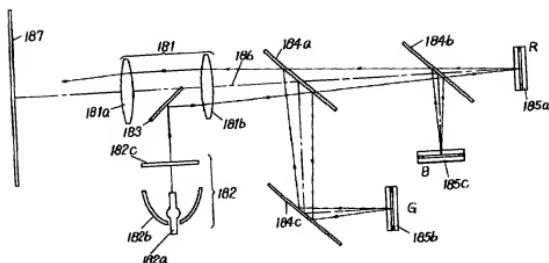
[图 1.3]



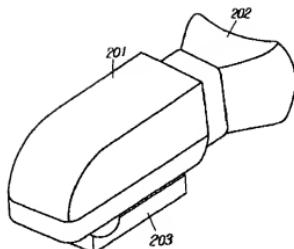
〔图19〕



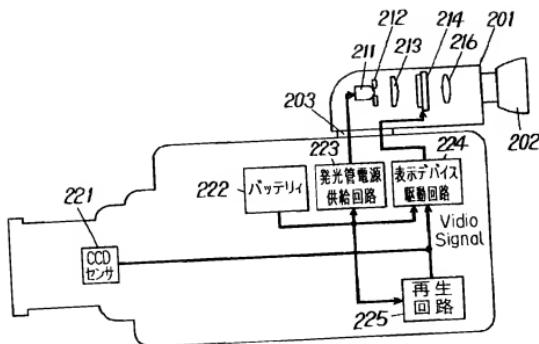
[図18]



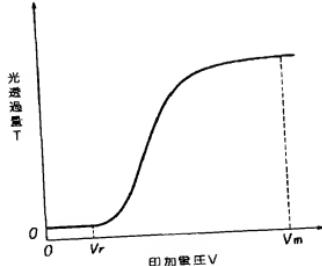
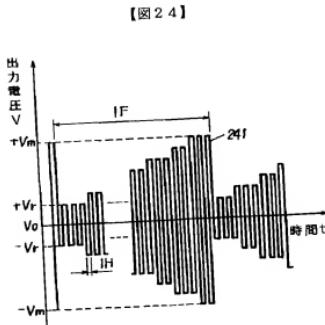
【図20】



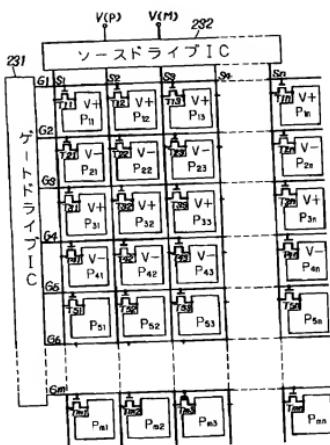
【図22】



【図24】



[图23]



【图25】

